

30V 耐压 TWS 耳机充电仓管理芯片

特性

- 集成 OVP, VIN 输入耐压 30V
- 支持充放电 NTC 监控
- 支持霍尔或 MCU 直接驱动控制输出
- 配合霍尔可实现开盖亮灯 8S, 合盖自动激活升压
- 适配器自适应电压: 4.6V
- 轻载自动关机电流 7mA
- 待机电压: 2V/VBAT/5V/0V 可设定
- 掉电压模式关机后待机电流 4.5uA
- 5V 常输出模式关机后待机电流 45uA
- 支持双耳放入独立检测
- 充电电流: 200mA~300mA
- 放电电流: 0.5A
- 输出过压、短路、过流保护
- 智能温度控制
- 支持 1/2/3/4 灯电量指示
- 支持按键单击开机,长按关机
- 升压效率高达 93%
- 封装: QFN16(3mm×3mm)

应用

- 蓝牙耳机充电仓
- 便携式锂电池应用

概述

LY6399 是一款应用于蓝牙充电仓的全集成电源管理芯片,内部集成了锂电池充电管理、同步升压转换器、电池电量管理和保护功能模块。

集成输入 OVP 保护电路,过压保护电压 6.1V, VIN 输入耐压高达 30V。集成适配器自适应功能,避免不充电或损坏适配器的情况。

LY6399 支持霍尔直接驱动控制 EN 脚,实现开盖耳机自动回连、以及开盖亮灯 8S 和合盖自动激活升压,无需外加 MOS 管和三极管等输出回路控制电路,同时也可以使用 MCU 控制 EN 脚从而控制 OUT 输出实现单向通信。

LY6399 支持自动负载识别和自动关机、5V 常输出 2 种模式,自动关机后芯片待机电流为 4.5uA,5V 常输出模式芯片待机电流为 45uA。

LY6399 集成 NTC 温度保护功能,默认情况下只需一颗 NTC 电阻即可实现在充电和放电状态下对锂电池的温度监测。

丝印说明

LYMICRO LY6399 XXXXX

- 1、LYMICRO为公司标志
- 2、LY6399为产品型号
- 3、XXXXX为生产批号

订购信息

订购型号	丝印	封装	包装
LY6399	LY6399	QFN16	4K/盘



典型应用

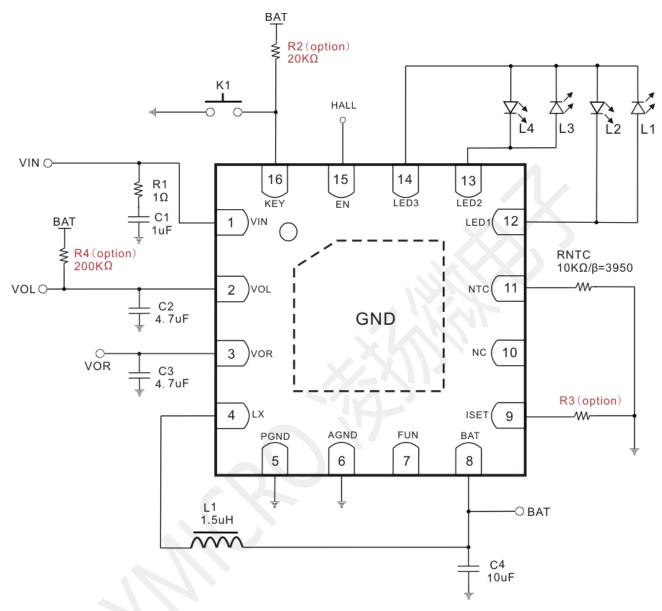


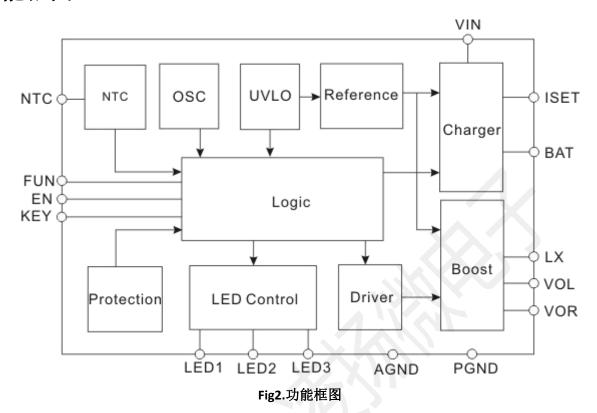
Fig1.典型应用电路

注:

- 1、不加 R2 则芯片工作在自动开关机模式下, R2=20K 则芯片工作于 5V 常开模式;
- 2、EN 脚可直接接受霍尔芯片输出控制,也可接受 MCU 控制,若不用,EN 脚需悬空或接地;
- 3、R4 预留电阻位置备用,用于调节耳机入仓检测灵敏度或者选择待机状态电压;
- 4、若不需要 NTC 保护功能,则 NTC 脚需悬空;使用 NTC 功能时必须先接 NTC 脚电阻,后接电池正负极。



功能框图





管脚信息

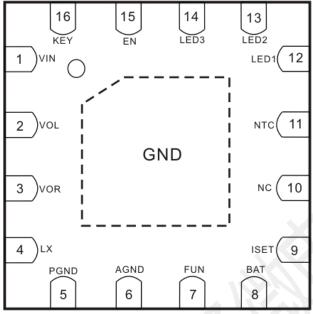


Fig3.管脚示意图

管脚号	 管脚名称	管脚描述	
自四与			
1	VIN	适配器输入	
2	VOL	左耳放电输出通道	
3	VOR	右耳放电输出通道	
4	LX	开关输出	
5	PGND	功率地	
6	AGND	模拟低	
7	FUN	指示灯模式选择,悬空或接地选择不同 LED 指示模式	
8	BAT	电池正极	
0	ISET	充电电流选择,悬空为 200mA,接地为 300mA,接电阻到地可	
9		以设定为 200mA~300mA	
10	NC	悬空	
11	NITC	NTC 功能脚,外接 NTC 电阻,若不用需悬空;使用 NTC 功能时必	
11	NTC	须先接 NTC 脚电阻,后接电池正负极	
12	LED1	LED 驱动脚 1	
13	LED2	LED 驱动脚 2	
14	LED3	LED 驱动脚 3	
4.5	ΓNI	HALL 信号控制脚,开盖关闭 OUT 输出电压,合盖激活 OUT 输出,	
15	EN	也可以接受 MCU 信号控制 OUT 输出,实现单向通信	
16	KEY	接按键,单击开机,长按关机;接到 BAT 为常输出模式	
Fynosed			
PAD	GND	接地,须与地良好接触以增强散热	



电气特性

如无特殊说明, VIN=5V, Ta=25℃

符号	参数	测试条件	最小值	典型值	最大值	单位
I _{OUT_OFF}	输出轻载关机电流	BAT=3.7V		7		mA
T _{SD}	输出轻载关机延时	I _{LOAD} <5mA		8		S
T _{CONST}	恒温模式结温			110		$^{\circ}\mathbb{C}$
I _{LED}	LED 灯驱动电流	BAT=3.8V		2		mA
I _{ENL}	EN 脚下拉电流			5		uA
V _{ENH}	EN 高电平		1.6			V
V _{ENL}	EN低电平				0.3	V
充电部分						
VIN	VIN 工作电压		4.5	5	5.9	V
VIN _{OVP}	VIN 过压保护		5.8	6.1	6.4	V
VIN _{OVP_REC}	过压保护恢复电压			5.9		V
VIN _{DPM}	适配器自适应电压			4.6		V
V_{FULL}	预设电池充满电压		4.145	4.2	4.245	V
V_{TRK}	涓流充电阈值电压			2.9		V
V _{TRK_HYS}	涓流充电迟滞电压			100		mV
I _{CC}	恒流充电电流	V _{BAT} =3.7V,ISET 接 地		0.3		А
I _{TRK}	涓流充电电流	V _{BAT} <2.8V		0.12*I _{CC}		mA
I _{FULL}	截止充电电流			0.15*Icc		mA
$\triangle V_{RECHRG}$	再充电阈值电压	V _{BAT} -V _{RECHRG}		200		mV
放电部分						
V _{BAT_ON}	BAT 开启电压	VBAT 上升		3.2		V
V _{BAT_LOW}	BAT 低电提示电压			3.1		V
V _{BAT_OFF}	BAT 关机电压	VBAT 下降		2.8		V
		自动关机模式		4.5		
I _{SDBY_BAT}	BAT 待机电流	5V 常输出模式		45		uA
T _{ON_MIN}	最小导通时间			150		nS
D _{MAX}	最大占空比			90		%
Frequency	升压开关频率		0.75	1	1.25	MHz
V _{OUT}	升压输出电压	I _{LOAD} =0.2A		5		V
V _{OUT_SDBY}	待机输出电压	V _{BAT} =3.7V,I _{OUT} =5uA		2		V
V _{OCP}	输出短路保护电压			3.0		V
V_{HL}	输出重载保护电压			4.1		V



极限参数

参数	最小值	最大值	单位
VIN	-0.3	30	V
其它引脚	-0.3	8	V
储存温度	-50	150	$^{\circ}\mathbb{C}$
工作结温	-25	125	$^{\circ}$ C
最大功耗		1	W
ESD (HBM)		2	KV
ESD (MM)		200	V

注:超出极限参数范围芯片可能会损坏。

功能说明

充电模式

VIN 接入且 VIN 电压在工作电压范围内的情况下,LY6399 工作于充电模式,LY6399 支持涓流、恒流、恒压充电,同时支持 0V 电池充电,当电池电压低于 2.9V 时,芯片工作在涓流充电模式,涓流充电电流为恒流充电电流的 0.12 倍,当电池电压大于 2.9V,芯片采用恒流模式对电池充电,当电池电压接近 4.2V,充电电流逐渐减小,当充电电流减小到恒流充电电流的 0.15 倍时,充电过程结束。

恒流充电电流 Icc 设定如下:

- 1、ISET 悬空,Icc=0.2A;
- 2、ISET 接地,Icc=0.3A:
- 3、ISET 接电阻 R3, $I_{CC} = \frac{0.2 \times (R3 + 1400)}{R3 + 1000}$ A;(0.2A< I_{CC} <0.3A)

当充电完成后,芯片会持续监测电池电压,如果电池电压降低到再充电阈值 4.0V 以下时,芯片重新开启新的充电周期,从而确保电池始终处于满电状态。

由于内置电源路径管理,VIN 在给充电仓电池充电的同时,另一路通过 OUT 给蓝牙耳机充电,即使电池电压为 OV,仍然可以由 VIN 供电正常给蓝牙耳机充电而无需等待电池电压上升到升压开启电压。

LY6399 集成适配器自适应功能,当适配器输出电流能力小于设定的充电电流时,或者充电线内阻太大时,芯片会自动根据适配器输出能力和充电线内阻大小调节充电电流,以避免无法正常充电或者损坏适配器的情况。

LY6399 默认提供 4.2V 版本, 若需要 4.3V/4.35V 版本, 请另行定制。

升压输出模式

LY6399 的 OUT 待机电压可设定为固定 2V、电池电压、5V 常输和 0V 几种模式:

1、如果不加 OUT 到 BAT 的上拉电阻 R4,则芯片默认待机电压为固定 2V。为了匹配耳机入仓检测,耳机端软件应设定为耳机入仓时打开耳机内部下拉电流(大于 50uA 档位)或者下



拉电阻(小于 50K 档位)以激活充电仓,充电仓被激活后关闭上述下拉,或者待耳机充满电后关闭上述下拉。建议 OUT 到 BAT 预留上拉电阻位备用,用于调节耳机入仓检测灵敏度。

在升压状态下,当 OUT 负载电流小于 7mA 且持续 8S 后,芯片自动关机进入待机状态,关机后芯片待机电流为 4.5uA。

2、如果 OUT 到 BAT 加上拉电阻 R4,则芯片 OUT 待机电压空仓时为电池电压,耳机在仓时为电池电压减去耳机待机电流在 R4 上产生的压降,但是 OUT 最低电压会被嵌位在 2V,以防止 OUT 电压较低时导致耳机开机。R4 一般选择 47K~470K 之间,根据耳机电流情况选择。为了匹配耳机入仓检测,耳机端软件应设定为耳机入仓时打开耳机内部下拉电流(大于 50uA 档位)或者下拉电阻(小于 50K 档位)以激活充电仓,充电仓被激活后关闭上述下拉,或者待耳机充满电后关闭上述下拉。

在升压状态下,当 OUT 负载电流小于 7mA 且持续 8S 后,芯片自动关机进入待机状态,关机后芯片待机电流为 4.5uA。

- 3、KEY 脚到 BAT 接 20K 上拉电阻或者 KEY 直接接 BAT,则工作在 5V 常输出模式,当 OUT 负载电流小于 7mA 时关闭 LED 指示灯,待机电流为 45uA。如果 KEY 脚是通过 20K 上拉电阻到 BAT 则 KEY 脚按键可以使用,如果 KEY 脚直接接 BAT 则不能接按键。
 - 4、关机后也可以通过 EN 脚拉高的方式使 OUT 待机电压为 OV。

KEY 脚接按键到地,单击按键开机,长按按键 2S 强制关机,无论哪种模式,在长按按键 强制关机后,待机电流均为 4.5uA。

升压启动时内置软启动电路,防止启动瞬间电池对输出电容充电而出现较大的冲击电流,工作时开关工作频率为 1MHZ,最大输出电流为 500mA,轻载时,芯片进入间歇性工作模式,以降低损耗。

EN 脚使能控制

EN 脚可以直接接受 HALL 芯片输出信号控制,VIN 接入充电时,若 EN 输入高电平,则边充边放路径关闭,VOL 与 VOR 输出 OV,EN 输入低电平后 VOL 与 VOR 恢复输出,VIN 接入条件下无论 EN 输入什么信号,给充电仓电池的充电过程不受影响仍然正常充电;放电时,若 EN 输入高电平,升压关闭,VOL 与 VOR 输出 OV,EN 输入低电平后 VOL 与 VOR 恢复输出。

EN 脚可以直接接受霍尔芯片的输出信号,轻松实现开盖耳机自动回连、合盖自动给耳机充电,无需外加 MOS 管和三极管等输出回路控制电路,同时可实现开盖亮灯 8S。合盖时若耳机本身已充满电,则合盖亮 8S 后灭灯,合盖时若耳机未充满,则正常放电,直到耳机充满后灭灯。

EN 脚也可以接受 MCU 的控制信号,快速关断 OUT 输出电压,可以实现充电仓与耳机的通讯,无需外加控制 MOS 和电流泄放 MOS。

保护功能

LY6399 提供全方位保护功能,以保证芯片在各种条件下能够稳定安全的工作,包括:

1、集成输入 OVP 保护电路,过压保护电压 6.2V, VIN 输入耐压高达 30V,可避免由于输



入热插拔产生的高压以及无线充电接受电压不稳定而导致芯片损坏;

- 2、温度保护:无论充电还是放电状态,若芯片结温升高到 110℃,则充电或放电电流开始减小,芯片进入温度限制模式,若结温继续升高到 140℃,则电流减小到 0,由于温度限制,不用担心芯片温度过高而损坏;
- 3、短路保护/重载保护:如果输出短路,或者触发输出重载保护,芯片关闭输出并锁定,这时需要移除短路条件后,重新接入负载或者插入 USB 充电器后自动恢复到正常工作状态;
- 4、电池欠压保护:放电时,若电池电压低于 2.8V,则关闭输出,需要重新给电池充电至 3.2V 以上时,才可以再次放电:
 - 5、VIN 欠压保护, 当 VIN 电压低于 4.1V 时, 关闭充电通路, 防止电池倒灌电流到充电器。

NTC 保护

LY6399 提供电池温度保护功能,芯片通过检测 NTC 脚电阻值来判断电池温度是否超过设定温度范围,有以下 3 种情况:

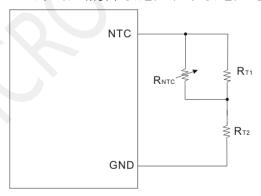
- 1、若不需要 NTC 功能, NTC 脚必须悬空,不能接地或接电源。
- 2、使用芯片默认的保护温度值,只需按照典型应用电路图,在 NTC 脚到地使用一颗标准阻值为 10K 且β=3950 的 NTC 电阻即可,此时电池正常工作状态如下:

充电状态: 0℃<T<43℃时,正常充电; T≤0℃或 T≥43℃时,停止充电;

放电状态: -10℃<T<57℃时,正常放电; T≤-10℃或 T≥57℃时,停止放电。

注意,如果使用其它系数的 NTC 电阻,温度保护值会不一样。

3、若需要调节温度保护值,可以给 RNTC 并联电阻和串联电阻进行调节,如下图所示:



R_{NTC} 采用阻值为 **10K** 且β=3950 的 NTC 电阻,芯片通过检测 NTC 脚电阻值的大小来判断温度的高低,充电时高温检测电阻值为 **4.4K**,低温检测电阻值为 **33K**,充电时计算公式如下:

 $R_{T1}//R_{NTC\ HOT}+R_{T2}=4.7K$,

 $R_{T1}//R_{NTC}$ COLD+ R_{T2} =33K;

放电时高温检测电阻值为 2.5K, 低温检测电阻值为 55K, 放电时计算公式如下:

 $R_{T_1}//R_{NTC\ HOT}+R_{T_2=}2.75K$,

 $R_{T1}//R_{NTC}$ COLD+ $R_{T2}=55K_{\circ}$

通过查找对应保护温度点的 NTC 电阻值 R_{NTC_HOT} 和 R_{NTC_COLD} ,即可得出 R_{T1} 和 R_{T2} 的阻值。根据 R_{T1} 和 R_{T2} 的不同选择组合,温度调节分 3 种不同情况:



1) R_{T1}开路,只接 R_{T2},此时 R_{T2}一般选择 100Ω~1KΩ之间,高温和低温保护温度同时升高,但是低温保护温度升高很小可以忽略,主要是高温保护温度升高为主。常用参考如下:

RT2 阻值	充电温度范围	放电温度范围
200Ω	0°C <t<44°c< td=""><td>-10°C<t<59°c< td=""></t<59°c<></td></t<44°c<>	-10°C <t<59°c< td=""></t<59°c<>
300Ω	0°C <t<45°c< td=""><td>-10°C<t<61°c< td=""></t<61°c<></td></t<45°c<>	-10°C <t<61°c< td=""></t<61°c<>
510Ω	0°C <t<46°c< td=""><td>-10°C<t<63°c< td=""></t<63°c<></td></t<46°c<>	-10°C <t<63°c< td=""></t<63°c<>
750Ω	0.5℃<t<47℃< b=""></t<47℃<>	-10°C <t<66°c< td=""></t<66°c<>
1ΚΩ	0.5℃<t<49℃< b=""></t<49℃<>	-10°C <t<70°c< td=""></t<70°c<>
1.5ΚΩ	1℃ <t<53℃< td=""><td>-10°C<t<80°c< td=""></t<80°c<></td></t<53℃<>	-10°C <t<80°c< td=""></t<80°c<>

2) R_{72} 短路,只接 R_{71} ,此时 R_{71} 一般选择 30Κ Ω ~300K Ω 之间,保护温度降低,当 R_{71} 低于 56Κ 后放电无低温无保护,当 R_{71} 低于 33Κ 后充电与放电均无低温无保护。常用参考如下:

RT1 阻值	充电温度范围	放电温度范围
200ΚΩ	-3.5℃ <t<43℃< td=""><td>-16℃<t<57℃< b=""></t<57℃<></td></t<43℃<>	- 16℃<t<57℃< b=""></t<57℃<>
100ΚΩ	-7℃ <t<42℃< td=""><td>-24°C<t<56°c< td=""></t<56°c<></td></t<42℃<>	-24°C <t<56°c< td=""></t<56°c<>
51ΚΩ	-20℃ <t<40.5℃< td=""><td>T<55℃</td></t<40.5℃<>	T<55℃
30ΚΩ	T<39℃	T<54℃

3) R_{T1} 和 R_{T2} 同时使用,高温保护温度升高,低温保护温度降低,此时 R_{T1} 一般选择 30KΩ~300KΩ之间, R_{T2} 一般选择 100 Ω ~1.5KΩ之间。常用参考如下:

7 11/2 /2012 10011 10011110 130111							
RT1 阻值	RT2 阻值	充电温度范围	放电温度范围				
100ΚΩ	1.5ΚΩ	-7℃ <t<52℃< td=""><td>-24°C<t<80°c< td=""></t<80°c<></td></t<52℃<>	-24°C <t<80°c< td=""></t<80°c<>				
100ΚΩ	1ΚΩ	-7℃ <t<48℃< td=""><td>-24℃<T<69℃</td></t<48℃<>	- 24 ℃< T<69 ℃				
100ΚΩ	750Ω	-7℃ <t<46℃< td=""><td>-24°C<T<65°C</td></t<46℃<>	- 24 °C< T<65 °C				
100ΚΩ	100Ω	-7℃ <t<42℃< td=""><td>-24℃<T<57℃</td></t<42℃<>	- 24 ℃< T<57 ℃				
200ΚΩ	1ΚΩ	-3℃ <t<49℃< td=""><td>-16℃<t<70℃< td=""></t<70℃<></td></t<49℃<>	-16℃ <t<70℃< td=""></t<70℃<>				
200ΚΩ	750Ω	-3℃ <t<47℃< td=""><td>-16℃<t<66℃< td=""></t<66℃<></td></t<47℃<>	-16℃ <t<66℃< td=""></t<66℃<>				
200ΚΩ	510Ω	-3℃ <t<45℃< td=""><td>-16℃<t<62℃< td=""></t<62℃<></td></t<45℃<>	-16℃ <t<62℃< td=""></t<62℃<>				
51ΚΩ	750Ω	-18℃ <t<45℃< td=""><td>T<65℃</td></t<45℃<>	T<65℃				
30ΚΩ	750Ω	T<43℃	T<64℃				

特别注意:使用 NTC 功能时必须先焊接 NTC 脚电阻,后接电池正负极。

LED 指示

LY6399 支持 1~4 灯指示,可通过 LED1~LED3 不同接法实现,同时可通过 FUN 引脚悬空或接地,实现不同亮灯模式。FUN 悬空:充满后指示灯常亮,放电过程指示灯常亮; FUN 接地:对于 3 灯/4 灯应用充满后亮 8S 灭灯,放电亮 8S 灭灯;对于 2 灯应用则工作于双色灯模式。



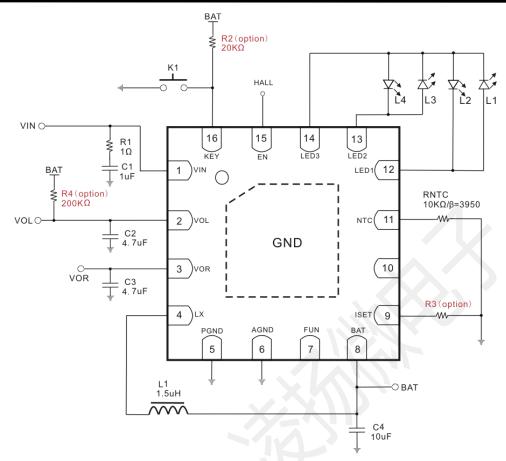


Fig4. 4 灯模式

充电指示: VIN上电L1~L4依次跑马亮灯一次,然后再指示充电状态。

电量		FUN悬空			FUN接地			
巴里	L1	L2	L3	L4	L1	L2	L3	L4
充满	亮	亮	亮	亮	亮8S灭	亮8S灭	亮8S灭	亮8S灭
3.9V-4.2V	亮	亮	亮	1HZ闪	亮	亮	亮	1HZ闪
3.7V-3.9V	亮	亮	1HZ闪	灭	亮	亮	1HZ闪	灭
3.4V-3.7V	亮	1HZ闪	灭	灭	亮	1HZ闪	灭	灭
<3.4V	1HZ闪	灭	灭	灭	1HZ闪	灭	灭	灭

放电指示:

电量	FUN悬空				FUN接地			
七里	L1	L2	L3	L4	L1	L2	L3	L4
3.9V-4.2V	亮	亮	亮	亮	亮8S灭	亮8S灭	亮8S灭	亮8S灭
3.7V-3.9V	亮	亮	亮	灭	亮8S灭	亮8S灭	亮8S灭	灭
3.4V-3.7V	亮	亮	灭	灭	亮8S灭	亮8S灭	灭	灭
3.1V-3.4V	亮	灭	灭	灭	亮8S灭	灭	灭	灭
2.8V-3.1V	2HZ闪	灭	灭	灭	2HZ闪8S灭	灭	灭	灭
<2.8V	灭	灭	灭	灭	灭	灭	灭	灭

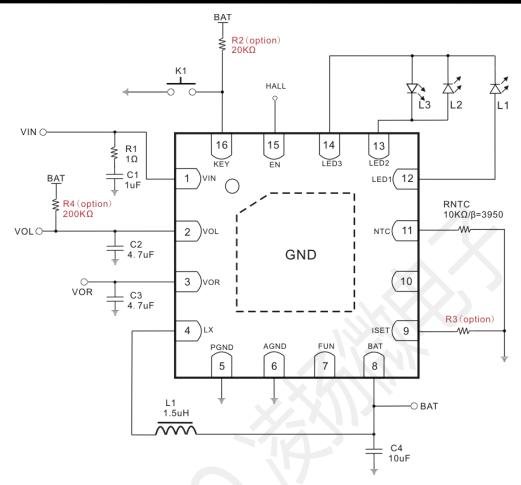


Fig5. 3 灯模式

充电指示: VIN上电L1~L3依次跑马亮灯一次,然后再指示充电状态。

电量	FUN悬空			FUN接地		
七里	L1	L2	L3	L1	L2	L3
充满	亮	亮	亮	亮8S灭	亮8S灭	亮8S灭
3.9V-4.2V	亮	亮	1HZ闪	亮	亮	1HZ闪
3.4V-3.9V	亮	1HZ闪	灭	亮	1HZ闪	灭
<3.4V	1HZ闪	灭	灭	1HZ闪	灭	灭

放电指示:

电量	F	FUN悬空		FUN接地		
巴里	L1	L2	L3	L1	L2	L3
3.9V-4.2V	亮	亮	亮	亮8S灭	亮8S灭	亮8S灭
3.4V-3.9V	亮	亮	灭	亮8S灭	亮8S灭	灭
3.1V-3.4V	亮	灭	灭	亮8S灭	灭	灭
2.8V-3.1V	2HZ闪	灭	灭	2HZ闪8S灭	灭	灭
<2.8V	灭	灭	灭	灭	灭	灭

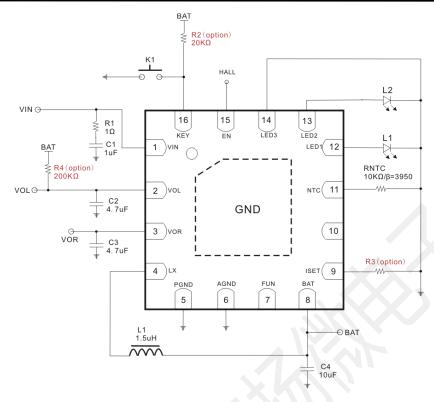


Fig6. 2 灯模式 (LED3 须接地)

FUN 悬空:

工作模式	状态	L1	L2
充电	充电	1HZ闪烁	灭
元 电 	充满	常亮	灭
	>3.1V	灭	常亮
放电	2.8V-3.1V	灭	2HZ闪烁
	<2.8V	灭	灭

FUN 接地: 低电时红灯亮,中间电量时红绿灯同时亮,满电时绿灯亮

工作模式	状态	L1 (红)	L2 (绿)	
	充满	灭	常亮	
去由	3.9V-4.2V	灭	1HZ闪烁	
充电	3.4V-3.9V	1HZ闪烁	1HZ闪烁	
	<3.4V	1HZ闪烁	灭	
	3.9V-4.2V	灭	常亮	
	3.4V-3.9V	常亮	常亮	
放电	3.1V-3.4V	常亮	灭	
	2.8V-3.1V	2HZ闪烁	灭	
	<2.8V	灭	灭	

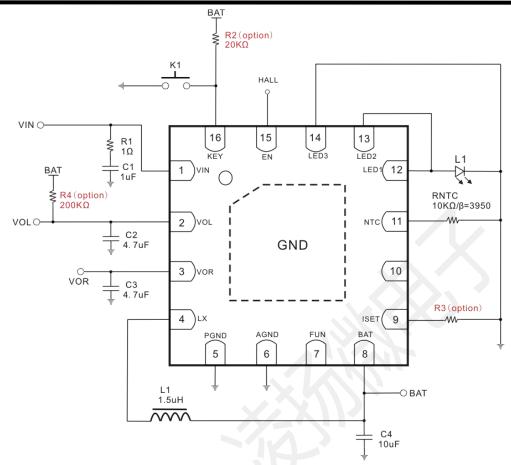


Fig7. 1 灯模式—1(LED1 和 LED2 接一起,LED3 须接地)

FUN 悬空:

	工作模式	状态	L1			
充	充电	充电中	1HZ闪烁			
	九巴	充满	常亮			
I		>3.1V	常亮			
	放电	2.8V-3.1V	2HZ闪烁			
		<2.8V	灭			

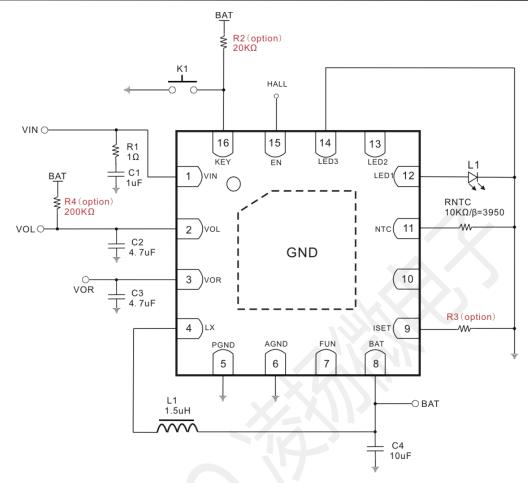


Fig8. 1 灯模式-2 (LED3 须接地)

FUN 悬空:

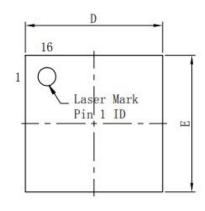
工作模式	状态	L1	
充电	充电中	1HZ闪烁	
九	充满	常亮	
放电	放电中	灭	

PCB LAYOUT 注意事项

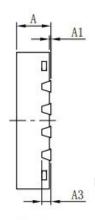
- 1、BAT 电容尽量靠近 BAT 脚; 走线先经过电容再到芯片 BAT 脚;
- 2、芯片底部是芯片的地线,必须与 PCB 有良好接触,地线尽量保持完整,不被其它走线截断;
- 3、VOL、VOR 电容尽量靠近芯片, VOL、VOR 走线尽量短、宽;
- 4、电感靠近 SW 引脚,芯片和其它器件不要放置于电感正背面,以避免耦合干扰;
- 5、R4 须预留电阻位置备用,用于调节耳机入仓检测灵敏度或者选择待机状态电压,只需 VOL上拉即可, VOR 不需要。



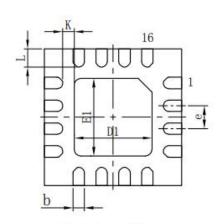
封装信息 QFN16(3mm×3mm)



Top View



Side View



Bottom View

标注	最小	标准	最大	标注	最小	标准	最大
A	0. 70	0.75	0.80	D1	1.60	1. 70	1.80
A1	0.00		0.05	E1	1.60	1. 70	1.80
A3	0. 203REF		e	0. 50TYP			
b	0. 20	0. 25	0.30	K	0. 20	_	-
D	2. 90	3.00	3. 10	L	0. 30	0.40	0.50
Е	2. 90	3.00	3. 10			1/1	

注:本公司有权对该产品提供的规格进行更新、升级和优化,客户在试产或下订单之前请与本公司销售人员获取最新的产品规格书。