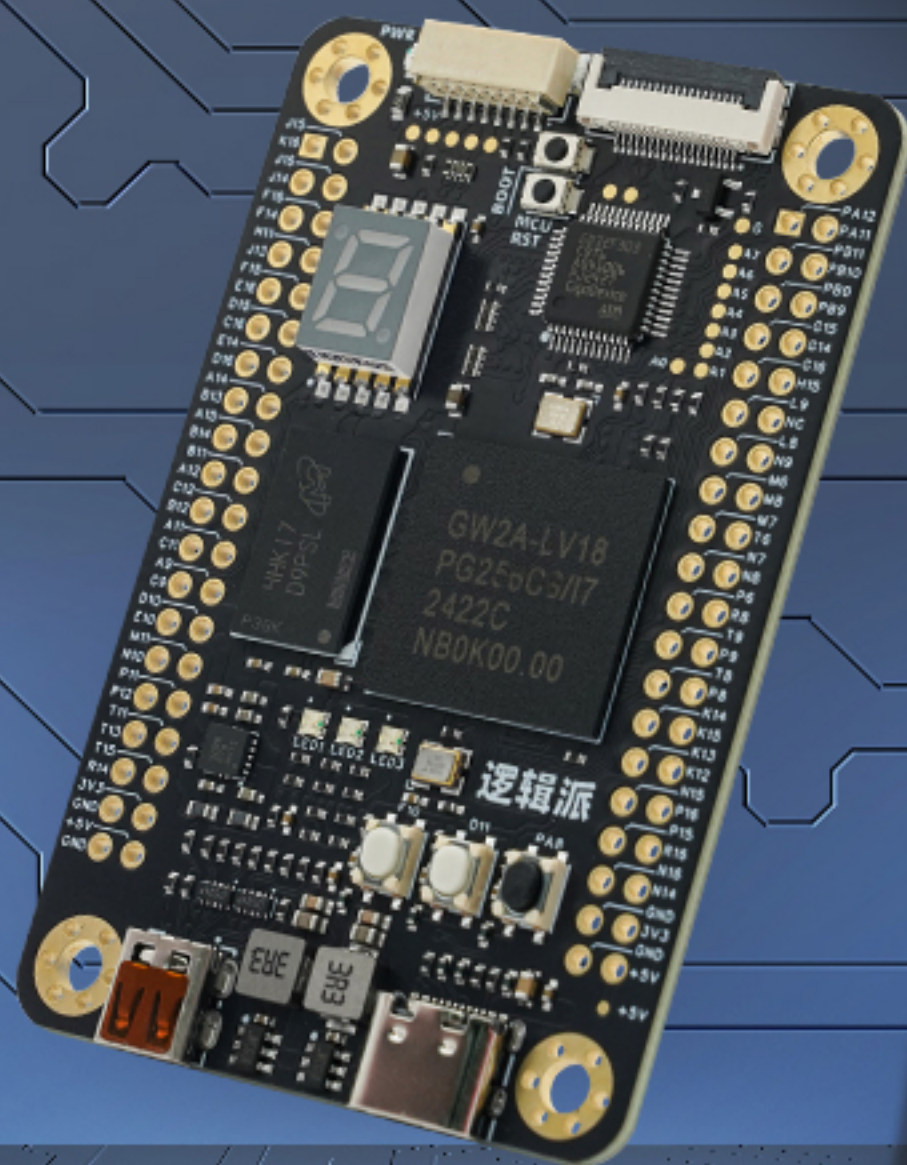


立创·逻辑派FPGA-G1开发板

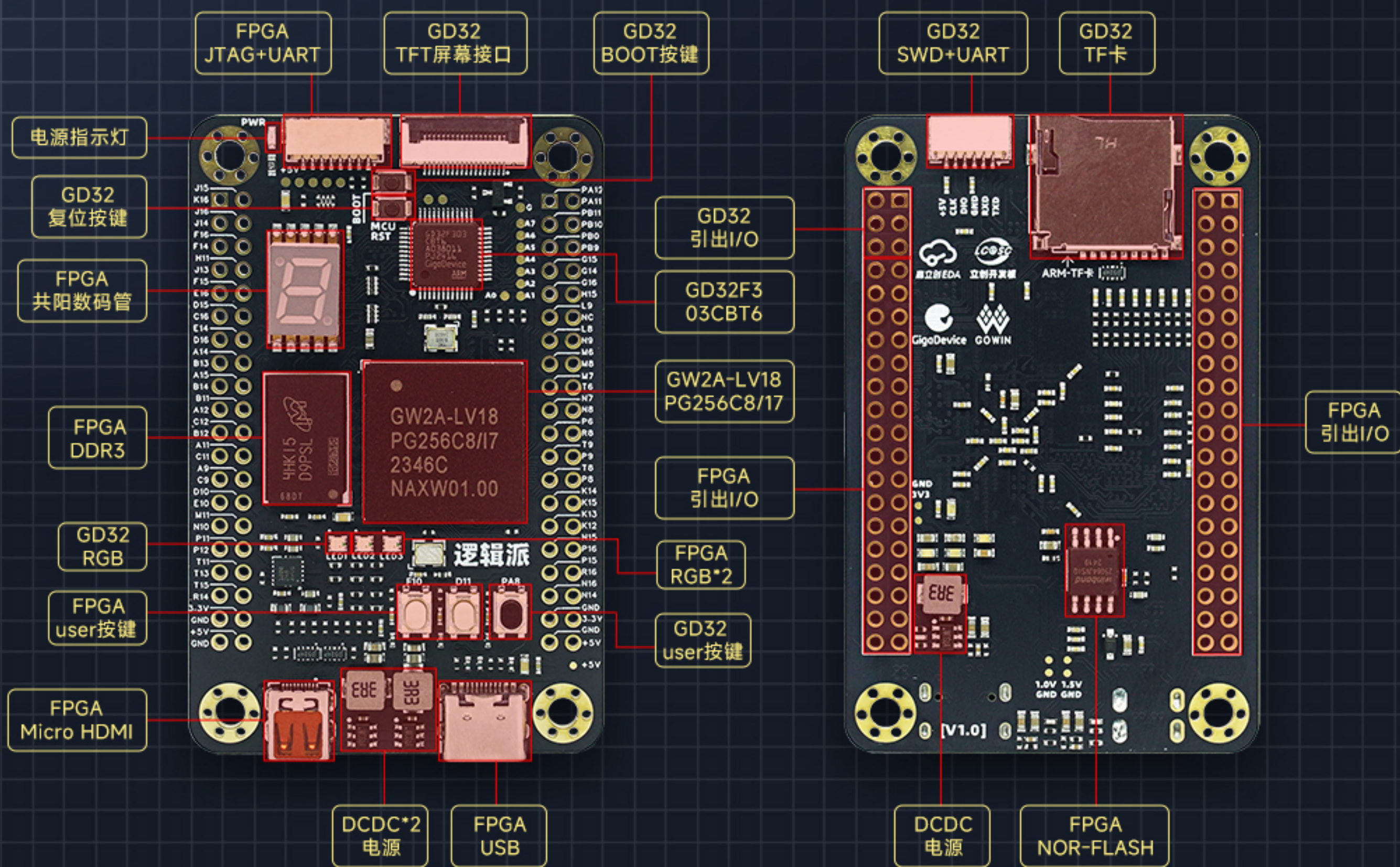
搭载国产高云GW2A-LV18，拥有20K逻辑单元，能够满足复杂的逻辑设计需求。

融合GD32F303的M4内核，主频高达120MHz，形成独特的异构双核心，为用户提供了开放的学习与开发平台。

原理图PCB全开源，提供入门资料和近百款模块移植案例，详尽易懂、步骤清晰的教程帮助初学者更快地掌握FPGA基础知识。

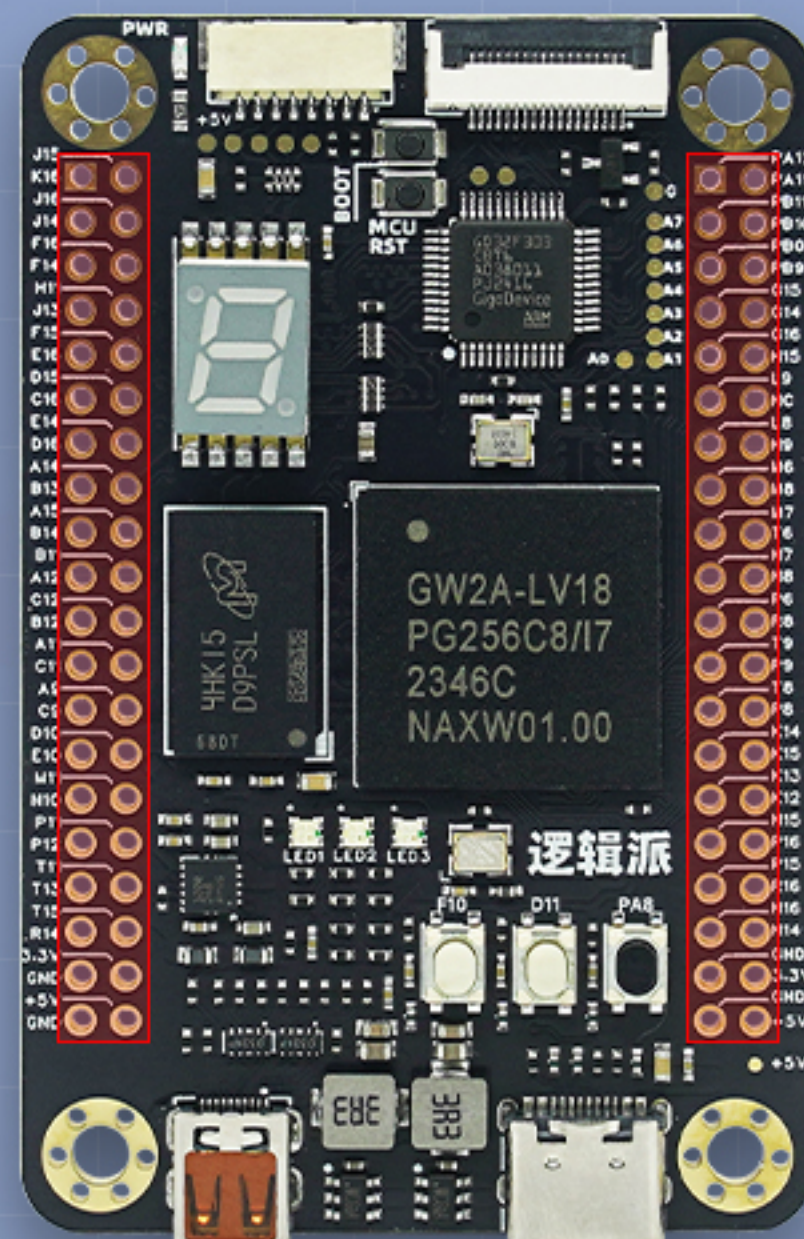


资源标注图



丰富的引脚接口

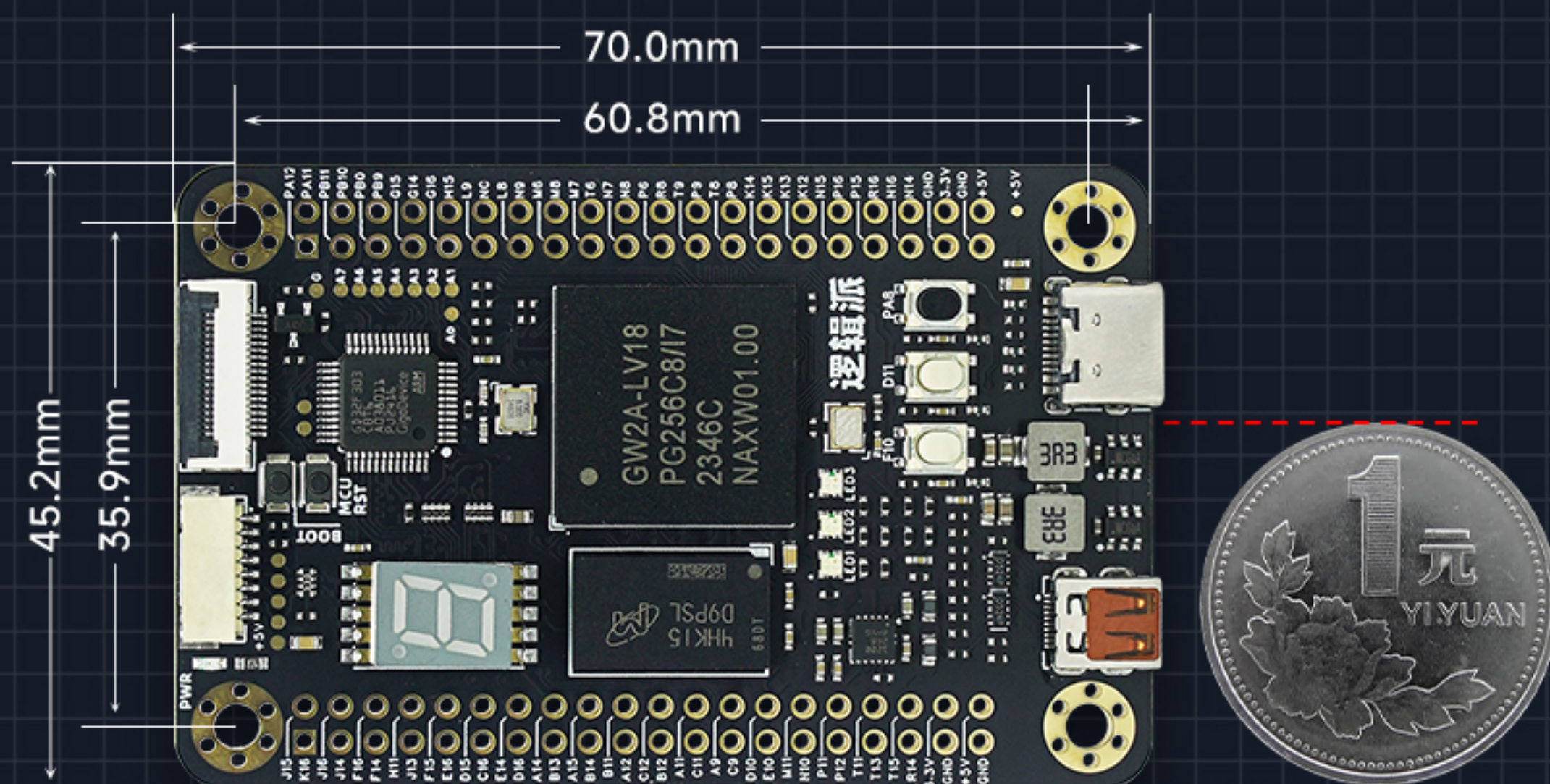
引脚	引脚编号	引脚
K16	01	J15
J14	03	J16
F14	05	F16
J13	07	H11
E16	09	F15
C16	11	D15
D16	13	E14
B13	15	A14
B14	17	A15
A12	19	B11
B12	21	C12
C11	23	A11
C9	25	A9
E10	27	D10
N10	29	M11
P12	31	P11
T13	33	T15
R14	35	
GND	37	3V3
GND	39	5V



Bank0	Bank1	Bank2	Bank3	Bank7
TIMER	ADC	USB	USART	CAN
	3.3V	5V0	GND	空白

复用功能	引脚	引脚编号	引脚	复用功能
TIMER0_ETI	PA12	01	PA11	USBDM
CAN0_TX	PB11	03	PB10	CAN0_RX
U8BOP	PB0	05	PB9	TIMER0_CH3
	G15	07	G14	I2C1_SCL
	G16	09	H15	USART2_TX
	L9	11	NC	TIMER1_CH2
	L8	13	N9	
	M6	15	M8	TIMER3_CH3
	M7	17	T6	TIMER10_CH0
	N7	19	N8	
	P6	21	R8	
	T9	23	P9	
	T8	25	P8	
	K14	27	K15	
	K13	29	K12	
	N15	31	P16	
	P15	33	R16	
	N16	35	N14	
	GND	37	3V3	
	GND	39	5V	

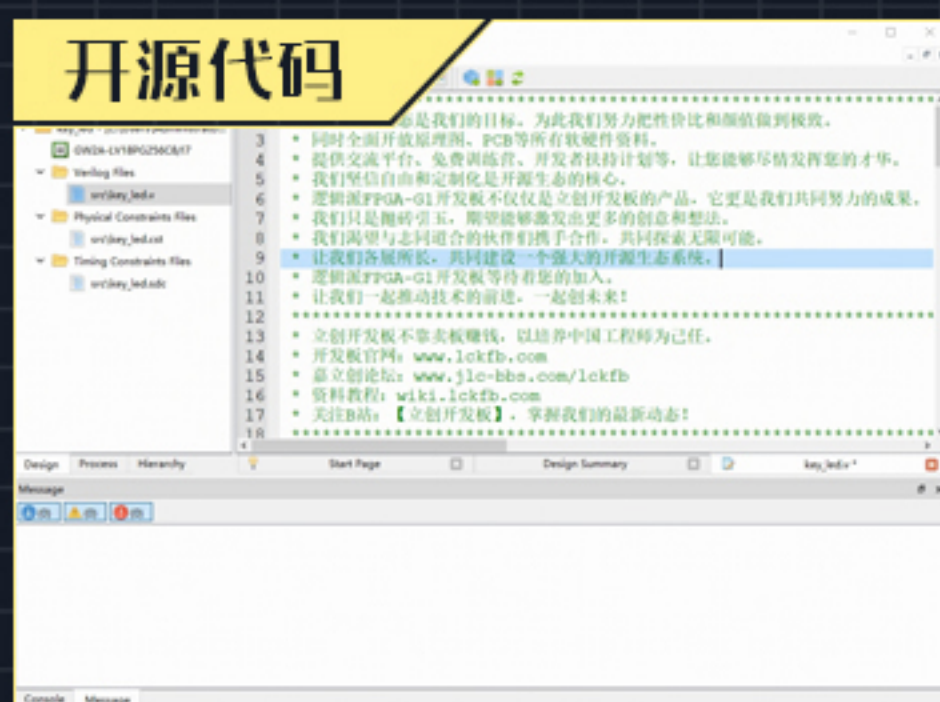
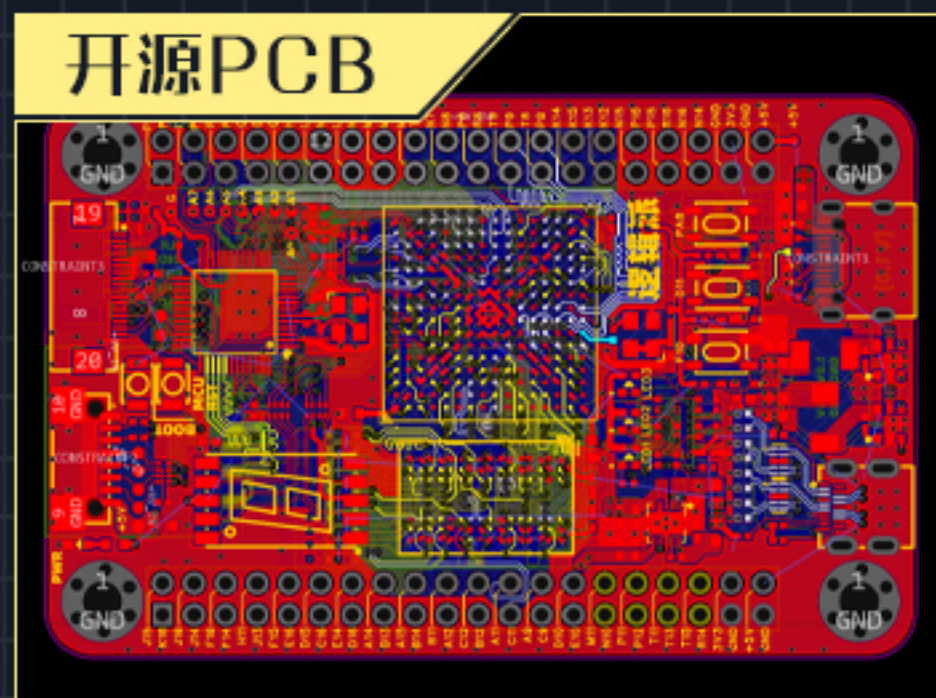
结构尺寸



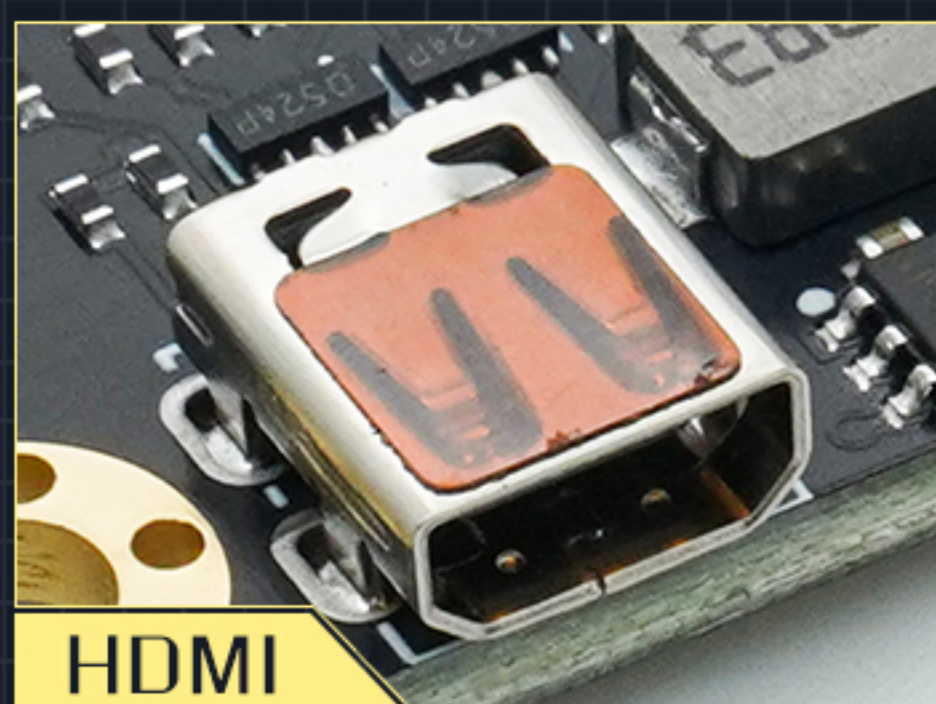
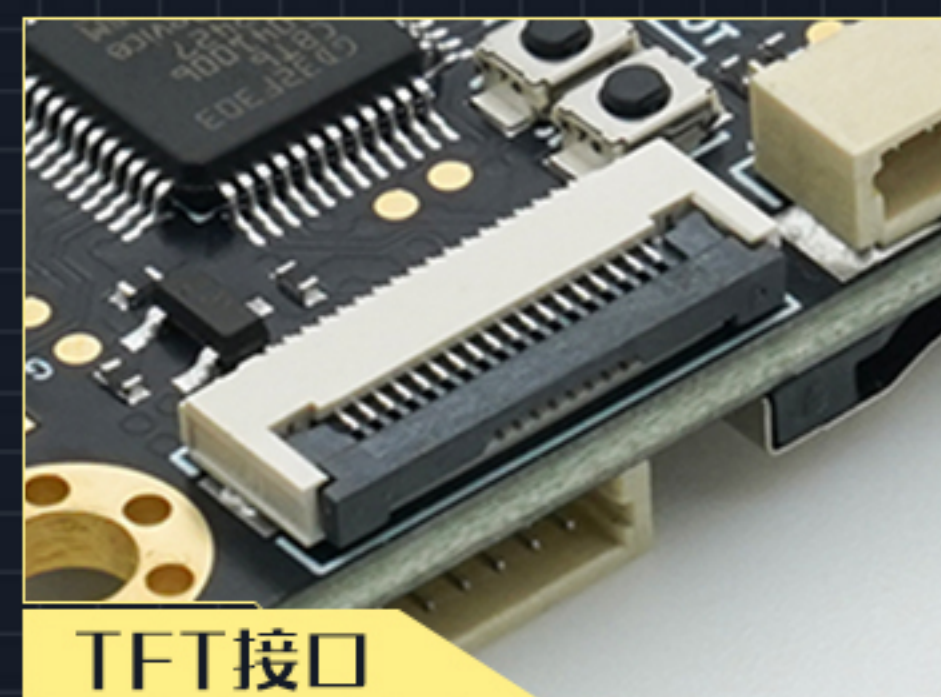
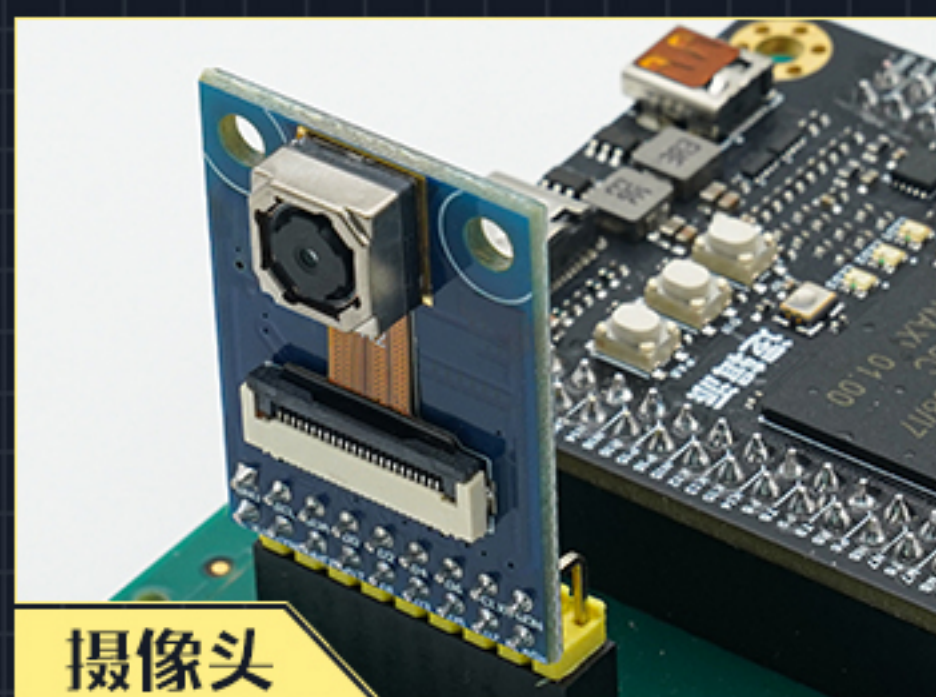
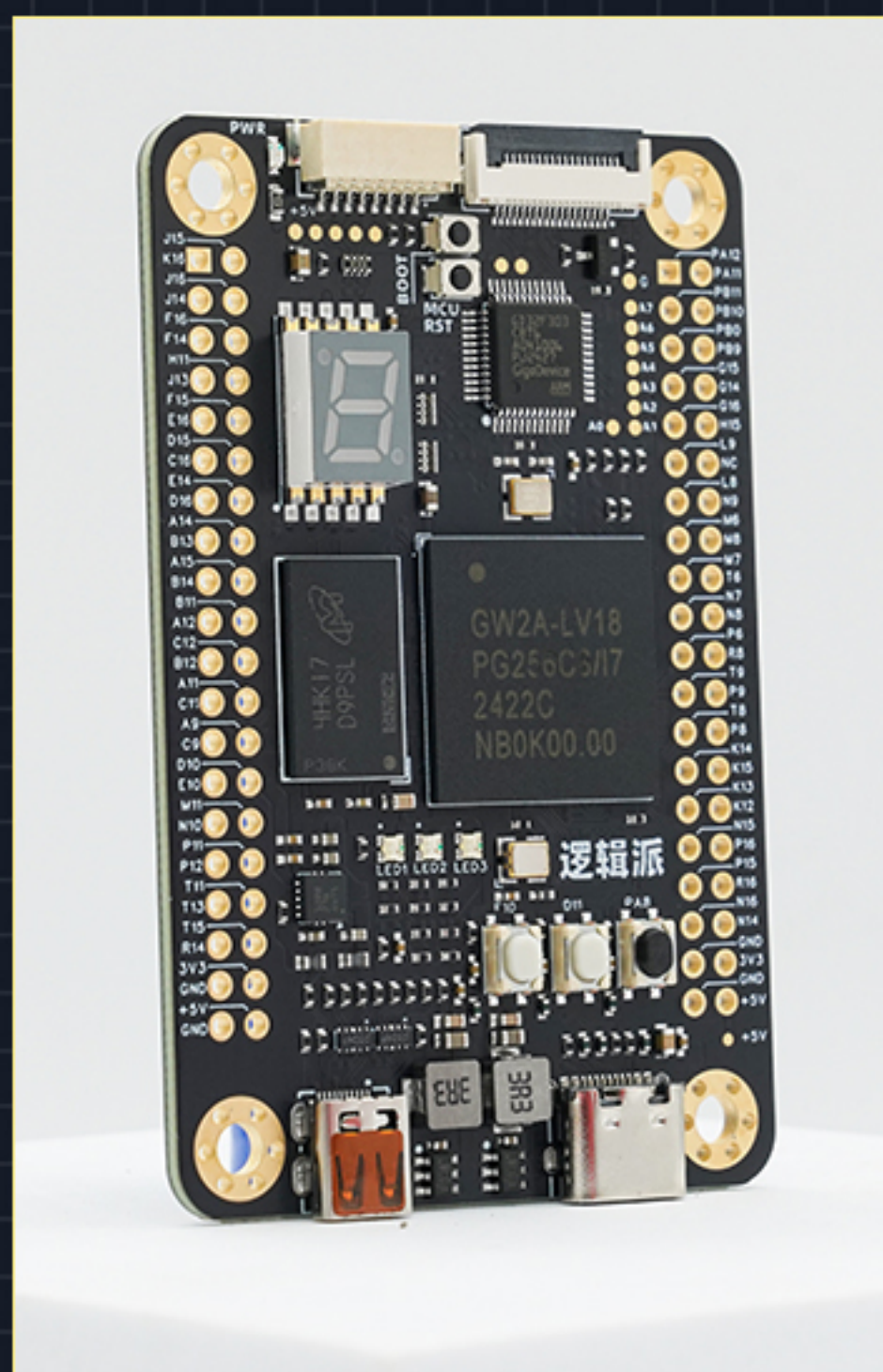
硬件参数

类别	型号	参数	
主控	GW2A-LV18 PG256C8/I7	逻辑单元 (LUT4)	20,736
		静态随机存储器BSRAM(bits)	828K
		寄存器 (FF)	15,552
		乘法器(18x18 Multiplier)	48个
		锁相环PLLs	4
		I/O数量	207
	GD32F303CBT6	内核	M4
		工作频率	120MHz
		FLASH	128KB
		SRAM	32KB
内存芯片	MT41J128M16JT	DDR3	2Gbit
存储芯片	W25Q64	NOR-FLASH	64Mbit
FPGA 接口或模块	USB	支持USB1.1协议、供电	
	Micro HDMI	1路显示输出接口	
	数码管	1位8段式共阳数码管	
	SH1.0-8P	支持供电、下载、串口	
	按键	自定义功能按键	
	灯	RGB三色灯	
GD32 接口或者模块	SH1.0-6P	支持供电、下载、串口	
	灯	RGB三色灯	
	按键	自定义功能按键	
		BOOT0按键	
		复位按键	
	MicroSD卡(TF卡)	SDIO实验	
	TFT接口	屏幕显示实验	

开源资料免费领取



项目式学习



主控芯片

GW2A-LV18PG256C8/I7: 采用55nm 制程工艺, LUT4: 20736,
SSRAM: 40Kbits, BSRAM: 828Kbits, PLLs (锁相环): 4

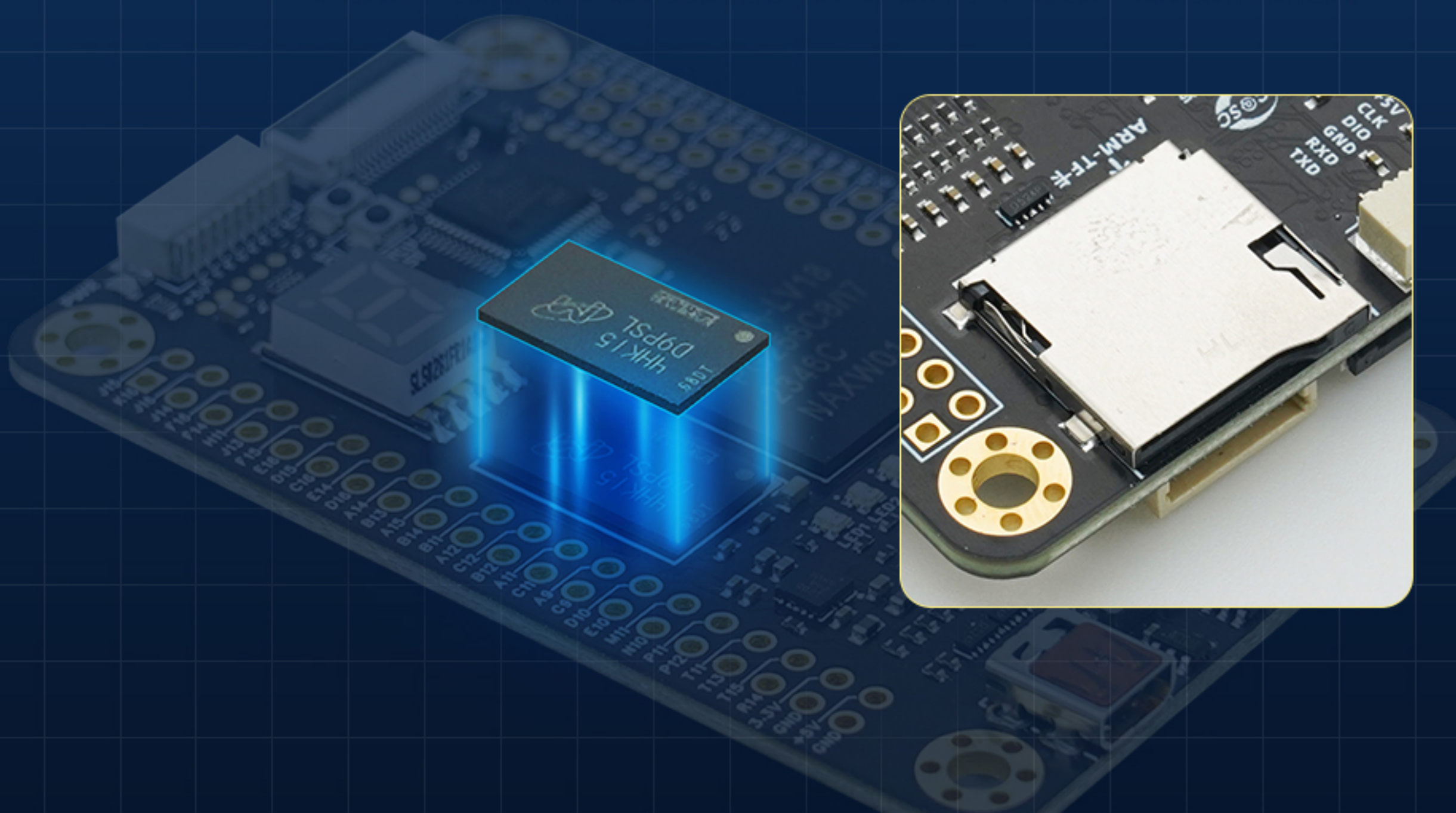
GD32F303CBT6: Cortex® -M4, 频率: 120MHz, LQFP48, FLASH: 128KB, SRAM: 32KB



内存、存储

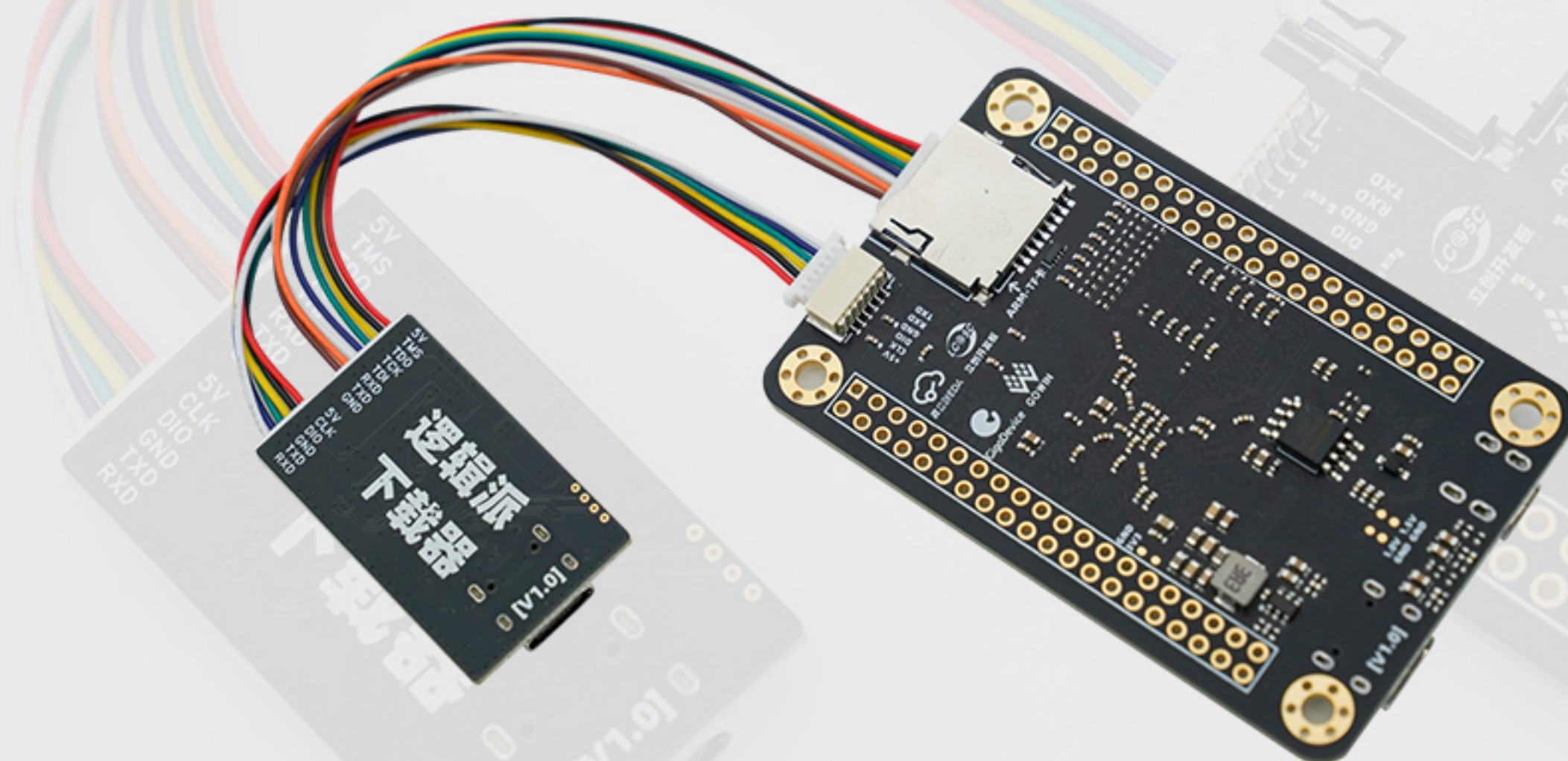
DDR3:2Gbit

FPGA端 FLASH (16M/64M/128M) & ARM端 TF卡 (2GB/4GB/16GB/32GB)



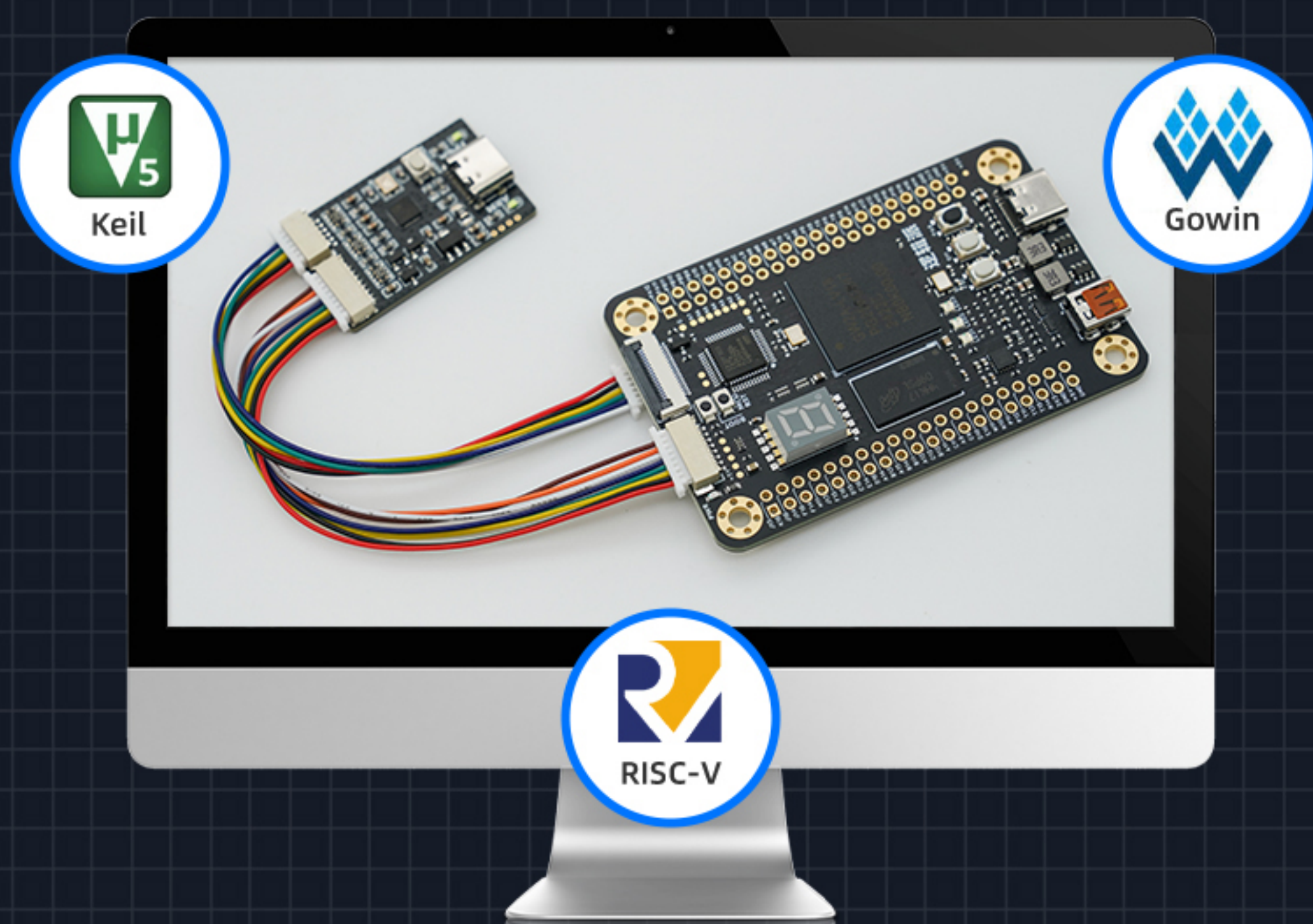
连接下载器

FPGA端：8P接口支持Gowin程序下载、GAO在线逻辑仿真、虚拟串口
ARM端：6P接口支持DAP程序下载、Debug仿真、虚拟串口



※不支持FPGA和ARM同时下载

开发适配



广泛的应用场景

工业控制



ASIC原型设计



智能交通



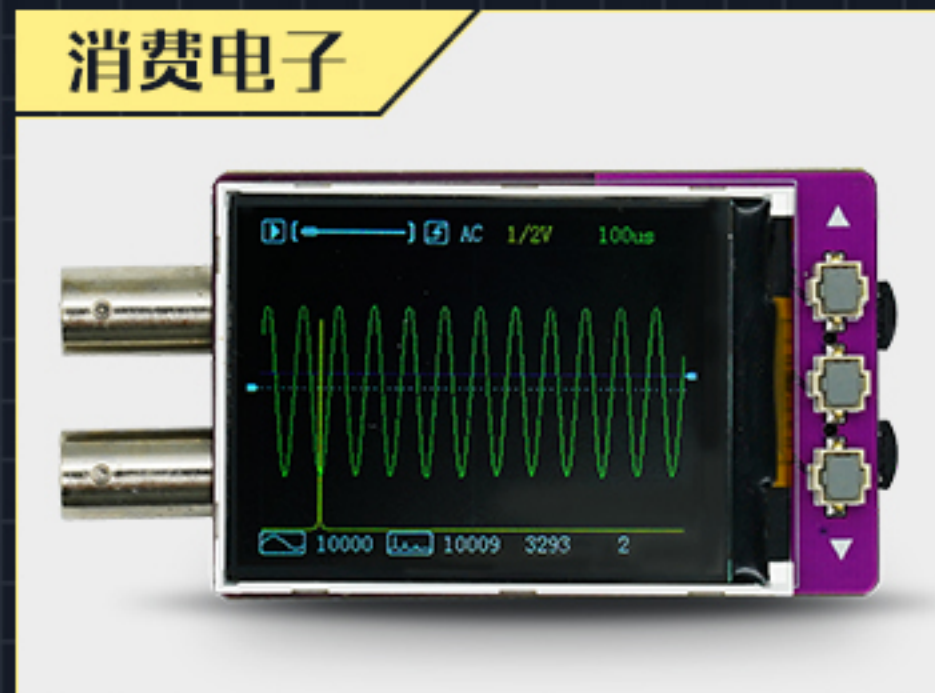
高性能计算



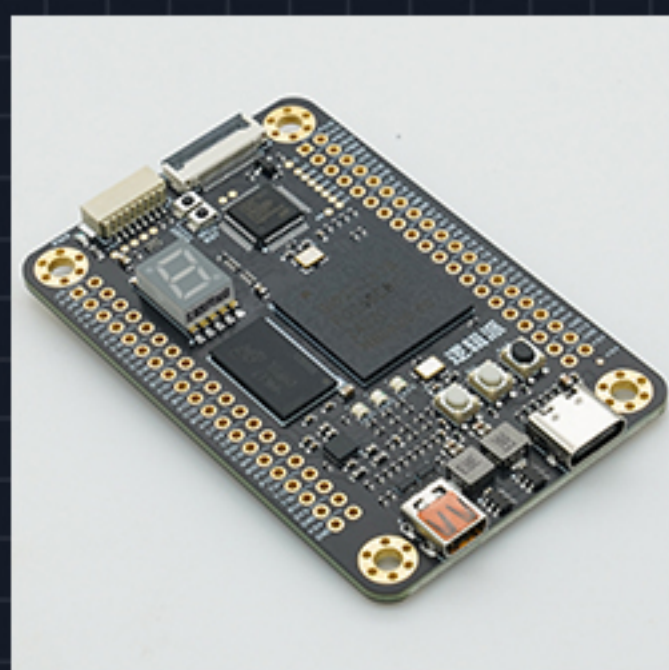
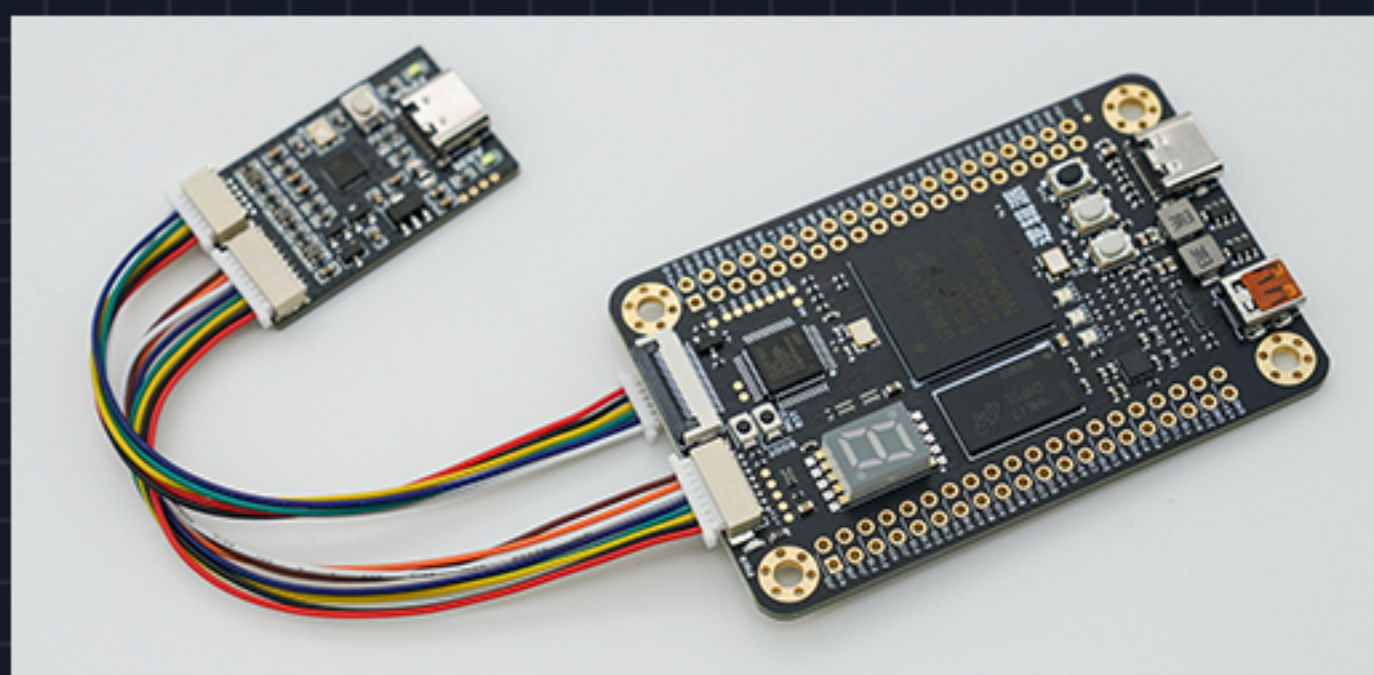
网络通信



消费电子

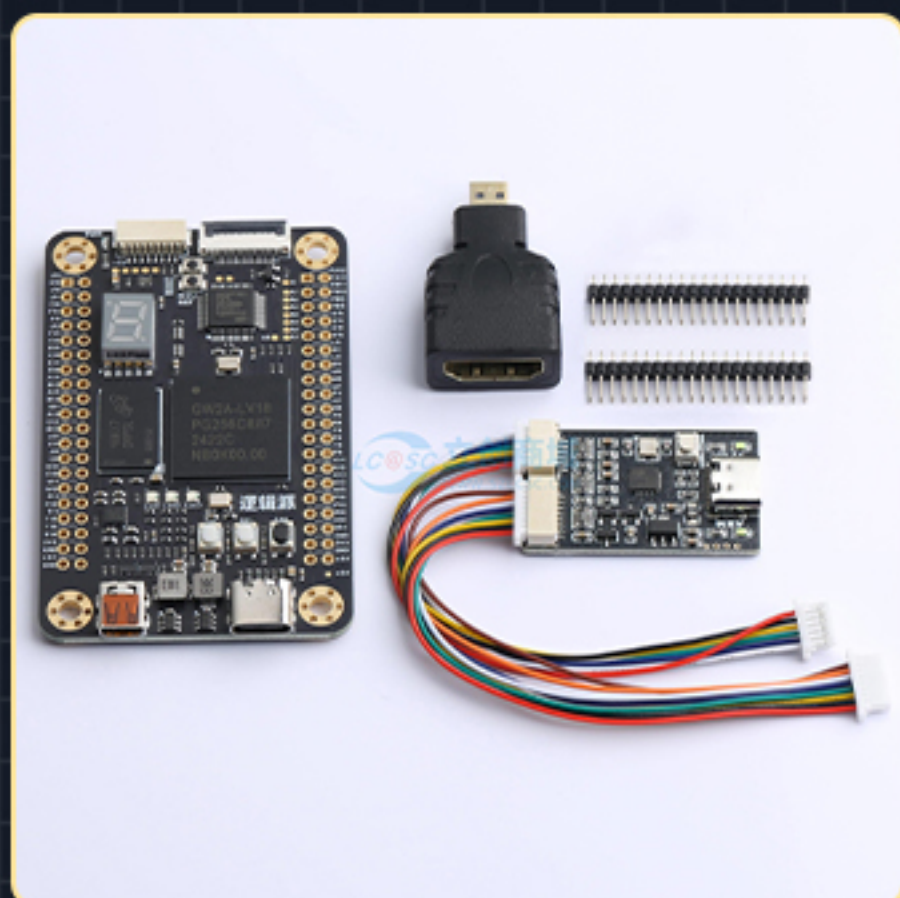


产品展示



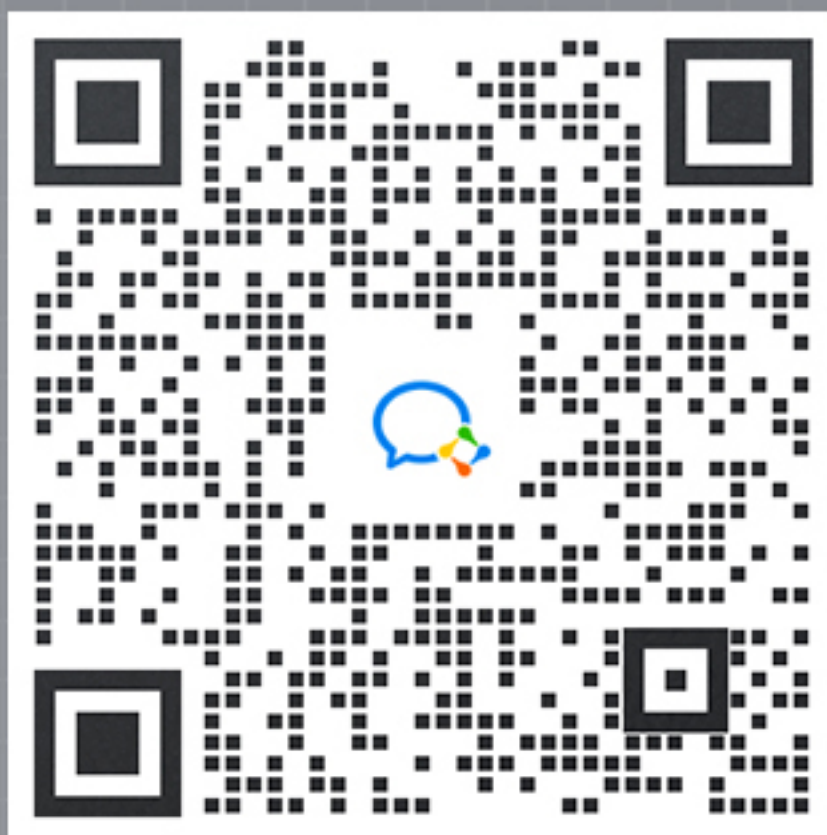
发货清单

发货清单：立创·逻辑派FPGA-G1开发板*1，赠品：2x20P直插排针*2、下载器*1、下载器连接线*2（6P和8P）、Micro HDMI公转HDMI母转接头*1、包装铁盒*1，（赠品不参与售后）



添加您的专属学习鼓励师

添加您的专属学习鼓励师，领取资料、学习鼓励、加入技术交流群、问题反馈、添加时记得备注来意哟~

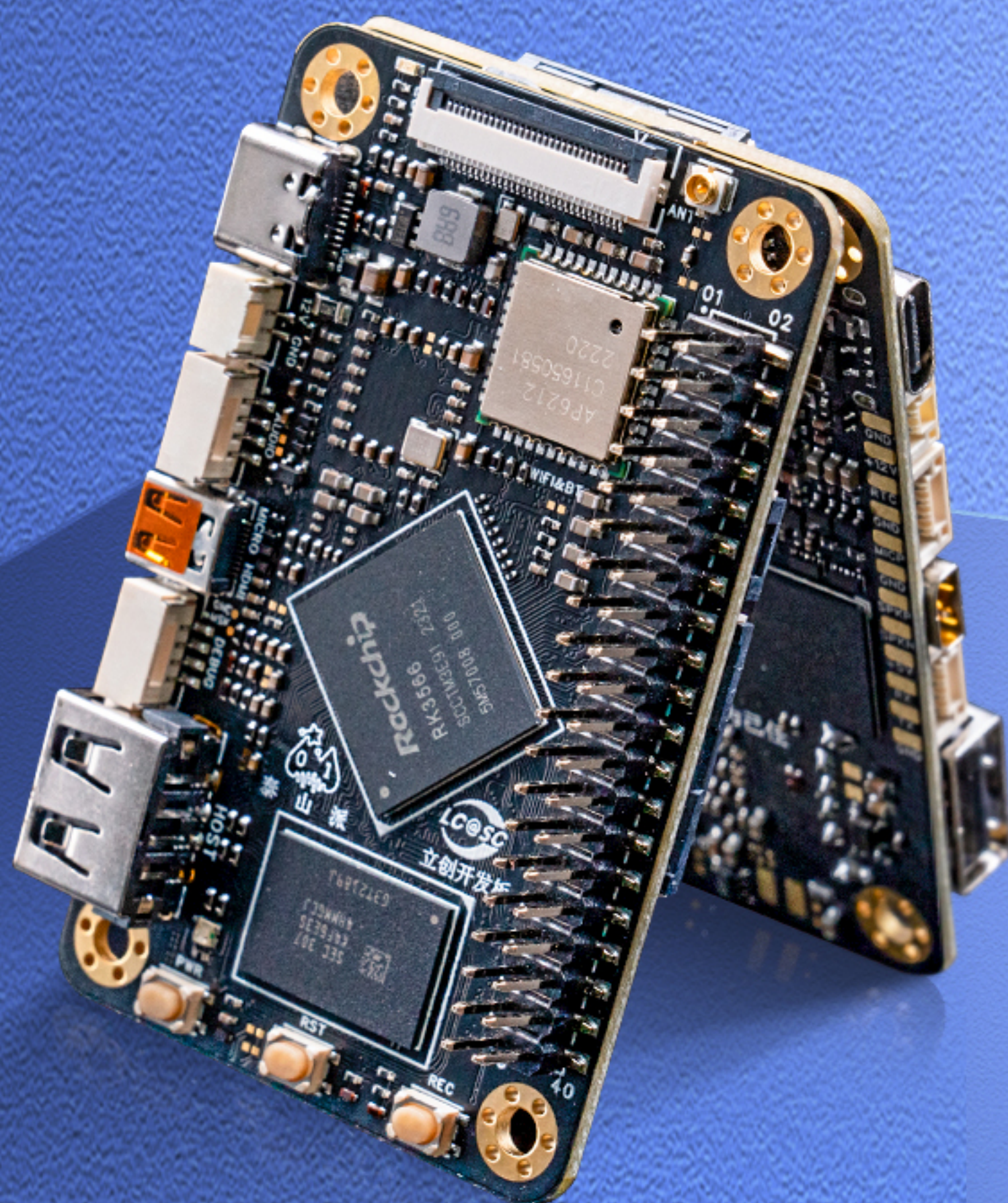


立创开发板【开发菌】

扫码查看立创·泰山派RK3566等更多开发板活动



查看**优惠活动**



关注立创开发板，掌握更多知识



官网



B站教程



wiki资料



论坛社区