# LKS1D5005DTC 500V/5A IPM



#### 概述

LKS1D5005DTC 是高压单相 IPM(智能功率模块), 内部集成高压 IC 以及高性能 MOSFET 适用于直流无 刷 BLDC 和永磁同步 PMSM 电机。低侧 MOSFET 的 源极可以用于电流采样。

输入端包含史密斯触发器并且逻辑电平兼容 3.3V/5V/15V。

LKS1D5005DTC 采用 ESOP13 封装



ESOP13 封装

#### 特点

- 内置高性能 500V/5A MOSFET
- 内置自举二极管
- 对于负的瞬态电压具有高鲁棒性
- 门极驱动电压范围支持 10V~20V
- 输入逻辑电平兼容 3.3V, 5V 以及 15V
- 高侧和低侧均支持 UVLO
- 内置死区避免上下管直通

#### 应用

- 高速风筒
- 风扇
- 电动工具

#### 典型应用

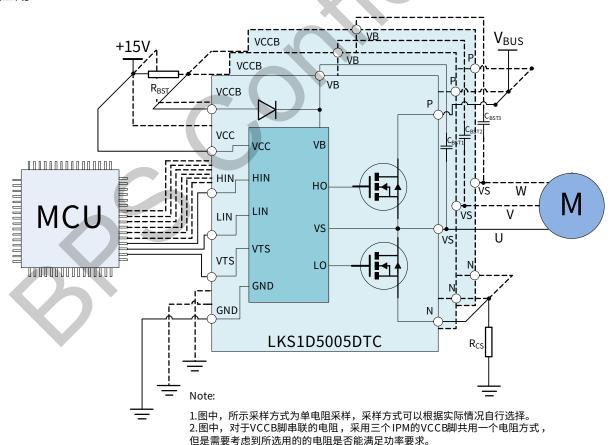


图 1. LKS1D5005DTC 典型应用图



## 定购信息

定购型号	封装	包装形式	印章
LKS1D5005DTC	ESOP13	编带 2500PCS/盘	LKS LKS1D5005DT YYWWCX





## 管脚封装

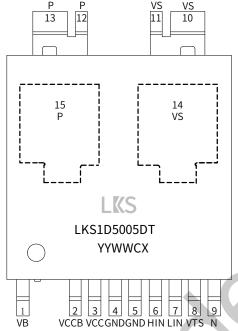


图 2. LKS1D5005DTC 管脚封装图

LKS:标识

LKS1D5005DTC: 产品型号

YY:年号 WW:周号

X: 封装厂代码

# 管脚描述

管脚号	管脚名称	描述	
1	VB	高侧驱动供电端	
2	VCCB	内置二极管输入端	
3	VCC	逻辑和低侧驱动供电端	
4~5	GND	逻辑信号参考地	
6	HIN	高侧逻辑信号输入端	
7	LIN	低侧逻辑信号输入端	
8	VTS	温度采样电压输出脚	
9	N	负端参考和低侧 MOSFET 返回脚	
10~11	VS	输出端和高侧 MOSFET 返回脚	
12~13	Р	直流电压输入端	
14	VS	输出端和高侧 MOSFET 返回脚	
15	Р	直流电压输入端	



# 极限参数(注 1)(无特别说明情况下, $T_A=25^{\circ}C$ )

#### 逆变部分

符号	参数	条件	参数范围	单位
V <sub>DSS</sub>	MOSFET 的漏源电压	I <sub>DSS</sub> =250uA	500	V
		T <sub>c</sub> =25°C	5	А
ID	MOSFET 连续工作电流 (注 2)	T <sub>C</sub> =100°C	3.16	А
P <sub>D</sub>	最大功耗	单颗 MOSFET(Tc=100°C)	50	W

#### 控制部分

符号	参数	条件	参数范围	单位
V <sub>cc</sub>	控制侧供电	Vcc和 GND 两端电压	-0.3~20	V
V <sub>BS</sub>	高侧偏置电压	V <sub>B</sub> 和 V <sub>S</sub> 两端电压	-0.3~20	٧
V <sub>LIN/HIN</sub>	输入信号电压	V <sub>LIN/HIN</sub> 和 GND 两端电压	-0.3~V <sub>CC</sub> +0.3	V

### 热阻

符号	参数	条件	参数范围	单位
$R_{th(j\text{-c})T}$	结到顶部壳的热阻	同逆变部分操作条件	20	°C/W
$R_{th(j\text{-}c)B}$	结到底部壳的热阻	同逆变部分操作条件	1	°C/W

#### 系统

符号	参数	条件	参数范围	单位
ΤJ	工作结温		-40~150	°C
T <sub>STG</sub>	储存温度		-40~125	°C

**注 1**: 极限参数是指超出该范围,有可能导致器件永久性损坏。

注 2: 受最大结温限制。



## 推荐工作条件(注 3) (无特别说明情况下,T<sub>A</sub>=25℃)

符号	描述	条件	最小值	典型值	最大值	单位
$V_{PN}$	功率部分供电电压	PN 脚之间	-	300	400	V
Vcc	控制部分供电电压	VCC 和 GND 脚之间	12.0	15.0	18.0	V
$V_{BS}$	高侧偏置电压	VB 和 VS 脚之间	12.0	15.0	18.0	V
V <sub>LIN/HIN(ON)</sub>	输入开通电压阈值	VLIN/HIN 和 GND 脚之间	3.0	-	Vcc	V
V <sub>LIN/HIN(OFF)</sub>	输入关断电压阈值	V <sub>LIN/HIN</sub> 和 GND 脚之间	0	-	0.4	V
TDEAD	防止桥臂直通的死区时间	V <sub>CC</sub> =V <sub>BS</sub> =12.0~18.0V,	1.0			116
I DEAD	(注 4)	TJ<150°C	1.0			μs
F <sub>PWM</sub>	PWM 开关频率	Tյ<150°C	-	20		kHz
T <sub>C(MAX)</sub>	工作时的最大壳温	TJ<150°C		120		°C

**注 3**: 在推荐的工作条件下,可以保证器件的正常工作,但是某些特殊的参数可能无法实现。

**注 4**: IPM 内置预驱包含内置死区时间(典型值参考电气参数表格中的数据),控制算法在设置死区时间时,需要考虑这段内置的死区时间。



### 电气参数(注 5) (无特别说明情况下,T<sub>A</sub>=25℃)

符号	描述	条件	最小值	典型值	最大值	单位
逆变部分						
$BV_{DSS}$	MOS 管漏源极击穿电压	V <sub>LIN/HIN</sub> =0V, I <sub>D</sub> =250uA	500			V
I <sub>DSS</sub>	MOS 管截止时的漏电流	V <sub>LIN/HIN</sub> =0V, V <sub>DS</sub> =500V			10	μΑ
$V_{SD}$	体二极管正向导通电压	V <sub>CC</sub> =V <sub>BS</sub> =15V, V <sub>LIN/HIN</sub> =0V, I <sub>D</sub> =-5A			1.4	V
R <sub>DS(ON)</sub>	MOS 管导通阻抗	V <sub>CC</sub> =V <sub>BS</sub> =15V, V <sub>LIN/HIN</sub> =5V, I <sub>D</sub> =0.5A		1.6	1.9	Ω
Ton				860		ns
$T_{OFF}$		V <sub>PN</sub> =400V,		240		ns
Irr		V <sub>CC</sub> =V <sub>BS</sub> =15V,	<b>(</b>	4.5		А
Trr	── ──────────────────────────────────	$I_D=5A$ , $V_{LIN/HIN}=0\sim5V$ ,		95		ns
Tr	一	wLin/HIN-0-3V, 感性负载 L=2.8mH		50		ns
$T_f$		高侧和低侧 MOSFET 开		13		ns
E <sub>ON</sub>		关		280		μJ
E <sub>OFF</sub>		^		15		μJ
控制部分			,			
lącc	静态 Vcc 供电电流	Vcc=15V, V <sub>LIN/HIN</sub> =0V	100	190	300	μΑ
Isw	正常开关时,V <sub>cc</sub> 提供的 电流	V <sub>CC</sub> =15V, V <sub>LIN/HIN</sub> =15kHz		0.6		mA
I <sub>QВ</sub>	静态 V <sub>BS</sub> 供电电流	V <sub>BS</sub> =15V, V <sub>LIN/HIN</sub> =0V	20	50	80	μΑ
$V_{\text{CC\_ON}}$	Vcc 和 VBS 正常工作电压阈		8.0	8.8	9.8	V
V <sub>BS_ON</sub>	值		8.0	8.8	9.8	V
V <sub>CC_UVLO</sub>	Vcc 和 VBS 欠压保护电压阈		7.4	8.0	9.4	V
V <sub>BS_UVLO</sub>	值		7.4	8.0	9.4	V
V <sub>CC_HYS</sub>	V 10 V + 17 W17		0.5	0.8	1.2	V
V <sub>BS_HYS</sub>	V <sub>cc</sub> 和 V <sub>BS</sub> 电压滞环		0.5	0.8	1.2	V
V <sub>IH</sub>	开通电压阈值	逻辑高电平	2.9	-		V
V <sub>IL</sub>	关断电压阈值	逻辑低电平		-	0.45	V
DT	为了防止桥臂直通,预驱 内置的死区时间			400		ns
自举二极管		,				
$V_{FB}$	前向导通电压	I <sub>F</sub> =0.2A			1.4	V
$T_RRB$	反向恢复时间	I <sub>F</sub> =0.5A		40		ns

**注 5:** 电气特性表定义器件的工作范围,并且由测试程序保证。对于电气特性表中未定义的最大值和最小值的情况,其典型值仅用于定义器件的工作范围,规格书不保证其精度**。** 



## 真值表

HIN	LIN	输出(U/V/W) 描述	
0	0	Hi-Z 高阻态	
0	1	0	低侧 MOS 导通,高侧 MOS 关断
1	0	V <sub>P</sub>	高侧 MOS 导通,低侧 MOS 关断
1	1	Hi-Z	禁止输入,高阻态
开路	开路	Hi-Z	内部下拉电阻 1MΩ

### 开关过程定义

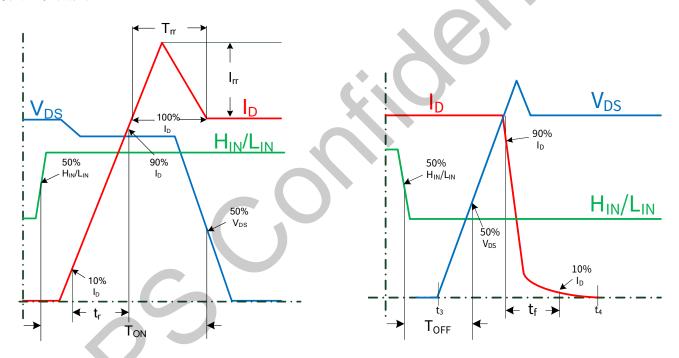
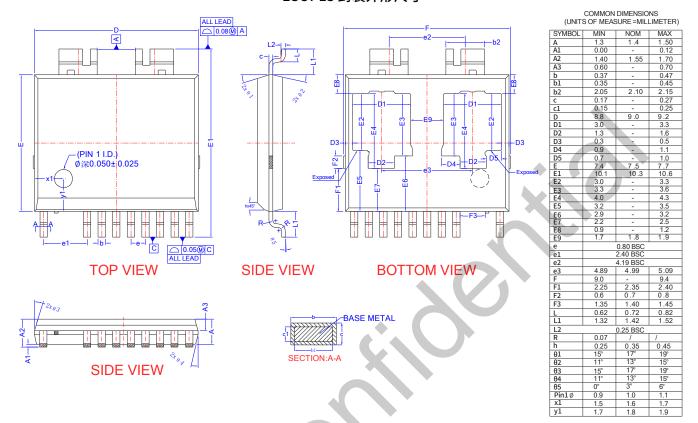


图 3.开关过程时间定义



### 封装信息

#### ESOP13 封装外形尺寸





## 版本信息

版本	日期	记录	
Rev.0.1	2024/05	Preliminary	
Rev.0.91	2024/09	更新部分极限参数、电气参数、丝印	





## 免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠,但是保留在没有通知的情况下,修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息,晶丰明源不做任何明示或暗示的保证,包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证,晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。



# 电子器件报废说明

该产品在生命周期结束后,由客户按照一般电子产品的报废流程进行处理。

