

概述

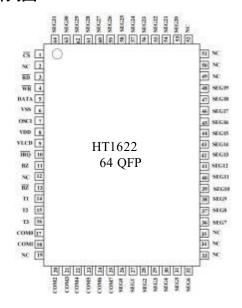
HT1622是一种 256 点阵式存储器映射多功能 LCD 驱动电路。HT1622-LQFP44(7*7)-TD的 S/W 结构特点,使它适合点阵式 LCD 显示,包括 LCD 模块和显示子系统,HT1622-LQFP44(7*7)-TD具有关闭电源功能。

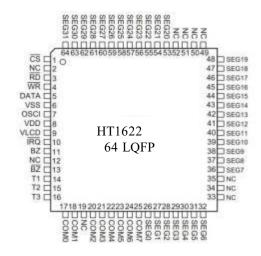
功能特点

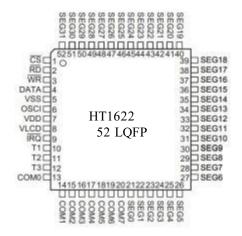
- 工作电压: 2.7V~5.2V
- 内建 32KHz RC 振荡电路
- 1/4 偏置, 1/8 占空比,显示频率为 64Hz
- 内部含有电阻型偏置电压产生电路
- 两种蜂鸣器频率可供选择(2kHz/4kHz)
- Power down 命令减少电源损耗
- 内部 Time base 和 WDT 看门狗电路
- Time base /WDT 的溢出输出
- 8 种 Time base /WDT 时钟源

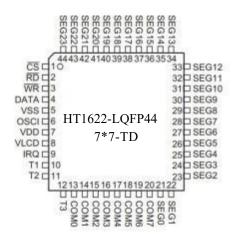
- 最大 32×8 的 LCD 驱动
- 关机指令可减少功耗
- 3端串行接口
- 指定控制操作
- 数据模式和命令模式指令
- R/W 地址自动累加
- 三种数据访问模式
- 用 VLCD 端子来调节 LCD 电压
- 封装: 64 QFP/LQFP, 44/52 LQFP

管脚排列图







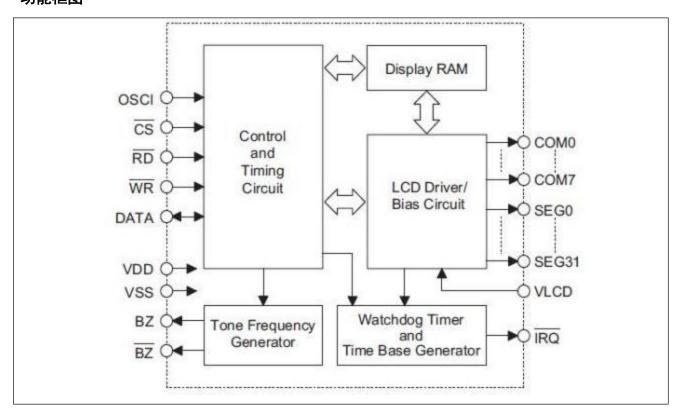




管脚说明

序号	名称	I/O	功能描述
1	CS	Ι	片选信号输入端(带上拉电阻)。当 CS 为逻辑高电 <u>平数</u> 据和命令不能读出或写入,串行接口电路复位。但是如果 CS 为逻辑低电平,控制器与 HT1622 之间可以传输数据和命令。
2	RD	Ι	READ 时钟输入端(带上拉电阻)。RAM 中的数据在 RD 信号的下降沿被输出到 DATA 线上,主控制器可以在下一个上升沿锁存这个数据。
3	WR	I	WRITE 时钟输入端(带上拉电阻)。在 \overline{WR} 信号的上升沿, DATA 线上的数据被锁存到 HT1622。
4	DATA	I/O	串行数据输入/输出端(带上拉电阻)。
5	VSS		接地端。
6	OSCI	I	如果外接系统时钟,则通过 OSCI 端。如果使用片内RC 振荡器, OSCI 可以悬空。
7	VDD		电源电压
8	VLCD	I	LCD 电压输入端
9	ĪRQ	О	Time base 或 WDT 溢出标志,N 管开漏输出
10, 11	$\overline{\mathrm{BZ}}$, BZ	0	2kHz 或 4kHz 的蜂鸣频率输出
12~14	T1~T3		悬空
15~22	$COM0 \sim COM7$	О	LCD 公共端输出
23~54	SEG0~SEG31	О	LCD 段输出

功能框图





功能说明

工作原理

HT1622 是一种具有微控制器接口,由存储器映射的32×8 点阵式 LCD 控制驱动器。电路上电时清零 复位,通过命令端进行工作状态设置,通过片选、读、写对 RAM 数据进行读、写、修改操作,按照一一 对应的原则,驱动 LCD 显示器。该电路可用于点阵式 LCD 显示驱动,各 SEG 端是互相独立的,且容易对 RAM 数据进行修改,所以显示点阵内容灵活,可随用户任意定制。

显示存储-RAM 结构

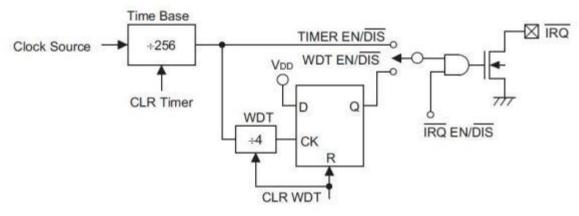
静态显示存储器(RAM)结构为 64×4 位,贮存所显示的数据。RAM 的内容直接映射成 LCD 驱动器 的内容。通过读,写和读-修改-写的命令把数据存储到 RAM 中。RAM 中的内容映射至 LCD 的过程如下 表所示:

	COM7	COM6	COM5	COM-	4	COM3	COM2	COM1	COM0		
SEG0					1					0	
SEG1					3					2	
SEG2					5					4	14 1. (<i>1</i> 2
SEG3					7					6	地址 6 位 (A5,A4A0)
											(A5,A4A0)
SEG31					63					62	
	D3	D2	D1	D0	Data\Addr	D3	D2	D1	D0	Data\Addr	

Time base 和 WDT 时序

Time base 发生器与 WDT 共用 256 分频计数器。TIMER DIS/EN/CLR,WDT DIS/EN/CLR和 IRQ EN/DIS 相互独立。一旦 WDT 发生溢出, IRQ 引脚会一直保持低电平,直到产生 CLR WDT 或 IRQ DIS 命令。

如果系统时钟选择外部时钟源,则 SYS DIS 命令无效,系统不会进入低功耗模式,除非外部时钟源消 除。



Timer 和 WDT 设定

蜂鸣器输出

在 HT1622 内部有一个简单的蜂鸣器电路。蜂鸣振荡器可提供一对蜂鸣驱动信号 BZ 和 \overline{BZ} 产生一个蜂鸣信号。执行 TONE4k 和TONE2k 命令可以选择两种蜂鸣输出。TONE 4k 和TONE 2k 命令设置蜂鸣频率分别为 4k 和 2k。蜂鸣输出可以通过 TONE ON 或 TONE OFF 命令来打开或关闭。蜂鸣输出端 BZ 和 \overline{BZ} 是一对反相驱动输出,用来驱动压电蜂鸣器。

名称	命令代码	功能
蜂鸣关闭	0000-1000-X	关闭蜂鸣输出
4k 蜂鸣	010X-XXXX-X	打开蜂鸣输出,蜂鸣频率为 4kHz
2k 蜂鸣	0110-XXXX-X	打开蜂鸣输出,蜂鸣频率为 2kHz



命令格式

HT1622 可以通过 S/W 来设置,设置 HT1622 和传送 LCD 显示数据的指令共有两种模式,分别为命令模式和数据模式。对 HT1622 的设置称作命令模式,其 ID 是 100,由系统设置命令、系统频率选择命令、LCD 结构命令、蜂鸣频率选择命令和操作命令组成。数据模式包括读、写和读写变换操作。

下表是数据模式 ID 和命令模式 ID:

条件	模式	ID
读取	数据	110
写入	数据	101
读、写之间的变换	数据	101
命令	命令	100

模式命令出现在数据和命令传送<u>之前</u>。如出现连续指令,命令模式 ID 100 可以被忽略。<u>当</u>系统工作在不连 续命令或不连续地址数据模式, CS 端应设置为 1,而之前的工作模式将被复位。一旦 CS 端为 0,将出现 一个新的工作模式 ID。

接口

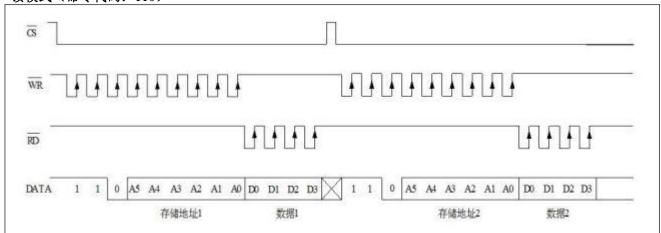
HT1622 共有 4 线需要接口。CS 初始化串行接口电路和在主控制器和 HT1622 之间终接通信端。CS 为 1 时,主控制器和 HT1622 之间数据和命令被禁止和初始化。出现命令模式和模式转换之前,需要一个高 电平脉冲初始化 HT1622 的串行接口。数据线是串行输入/输出线。读写数据或写入命令必须通过数据线。

RD 线是 READ 时钟输入。RAM 中的数据在 RD 信号的下降沿被读出,读出数据将显示在 DATA 线上。主控制器在 READ 信号上升沿和下一个下降沿之间读出正确数据。WR 线是 WRITE 时钟输入。数据线上的数据、地址、命令在 WR 信号上升沿全被读到 HT1622。IRQ 线被用作主控制器和 HT1622 之间的接口。IRQ 脚作为定时器输出或 WDT 溢出标志输出,由 S/W 设定。主控制器通过连接 HT1622 的 IRQ 脚执行时 间基准或 WDT 功能。

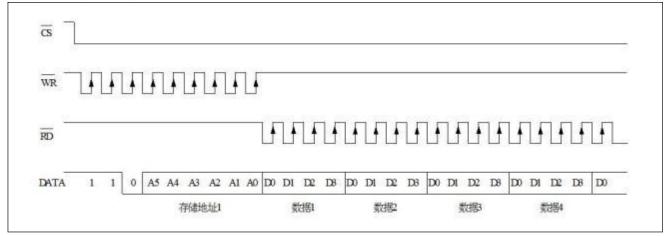


时序图

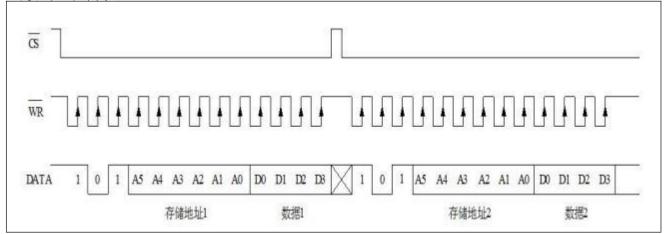
读模式 (命令代码: 110)



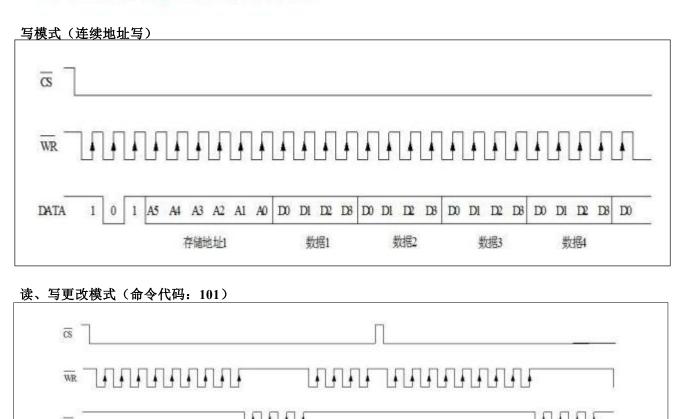
读模式 (连续地址读)

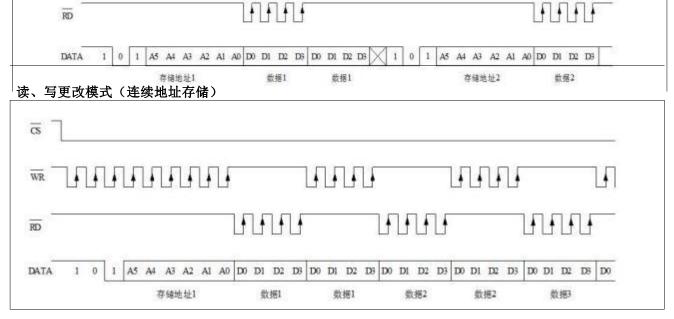


写模式 (命令代码: 101)

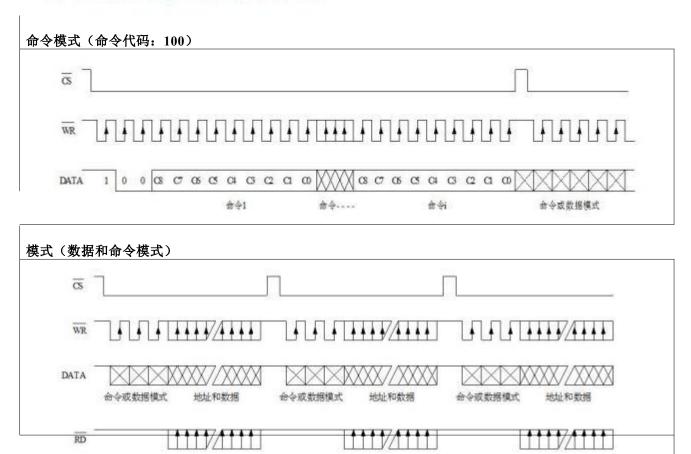














命令表格

名称	ID	命令代码	D/C	功能	复位
READ	110	A5A4A3A2A1A0D0D1D2D3	D	从 RAM 中读取数据	
WRITE	101	A5A4A3A2A1A0D0D1D2D3	D	把数据写入到 RAM 中	
READ-MODIFY-WRITE	101	A5A4A3A2A1A0D0D1D2D3	D	从 RAM 中读取和写入数据	
SYS DIS	100	0000-0000-X	С	关闭系统时钟和 LCD 偏置发生器	YES
SYS EN	100	0000-0001-X	С	打开系统时钟	
LCD OFF	100	0000-0010-X	C	关闭 LCD 偏置发生器	YES
LCD ON	100	0000-0011-X	С	打开 LCD 偏置发生器	
TIMERS DIS	100	0000-0100-X	С	禁止 Time base 输出	YES
WDT DIS	100	0000-0101-X	С	禁止 WDT 暂停标志输出	YES
TIMER EN	100	0000-0110-X	С	允许 Time base 输出	
WDT EN	100	0000-0111-X	С	允许 WDT 暂停标志输出	
TONE OFF	100	0000-1000-X	С	关闭蜂鸣输出	YES
CLR TIMER	100	0000-1101-X	С	清空 Time base 发生器中的内容	
CLR WDT	100	0000-1111-X	С	清空 WDT 中的内容	
RC 32k	100	0001-10XX-X	С	系统时钟,片内RC 振荡	YES
EXT 32k	100	0001-11XX-X	С	外接时钟	
TONE 4k	100	010X-XXXX-X	С	蜂鸣频率输出: 4kHz	
TONE 2k	100	0110-XXXX-X	С	蜂鸣频率输出: 2kHz	
ĪRQ DIS	100	100X-0XXX-X	С	禁止 IRQ 输出	YES
ĪRQ EN	100	100X-1XXX-X	С	允许 IRQ 输出	
F1	100	101X-0000-X	С	Time base/WDT 时钟输出: 1Hz WDT 暂停标志: 4s	
F2	100	101X-0001-X	С	Time base/WDT 时钟输出: 2Hz WDT 暂停标志: 2s	
F4	100	101X-0010-X	С	Time base/WDT 时钟输出: 4Hz WDT 暂停标志: 1s	
F8	100	101X-0011-X	С	时基/WDT 时钟输出: 8Hz WDT 暂停标志: 1/2s	
F16	100	101X-0100-X	С	Time base/WDT 时钟输出: 16Hz WDT 暂停标志: 1/4s	
F32	100	101X-0101-X	С	Time base/WDT 时钟输出: 32Hz WDT 暂停标志: 1/8s	
F64	100	101X-0110-X	С	Time base/WDT 时钟输出: 64Hz WDT 暂停标志: 1/16s	
F128	100	101X-0111-X	С	Time base/WDT 时钟输出: 128Hz WDT 暂停标志: 1/32s	YES
TEST	100	1110-0000-X	С	测试模式	
NORMAL	100	1110-0011-X	С	普通模式	YES

注释: A5~A0: RAM 地址 D3~D0: RAM 数据 D/C: 数据/命令模式 建议由主控制器在上电复位后对 HT1622 进行初始化, 否则若上电复位失败, 将导致 HT1622 误动作。



极限参数

特性	符号	极限值	单 位
电源电压	V_{DD}	-0.3~5.5	V
输入电压	Vin	V_{SS} -0.3 \sim V_{DD} +0.3	V
存贮温度	Tstg	-50∼+125	$^{\circ}\mathbb{C}$
工作温度	Тотб	−25~+75	$^{\circ}$ C

电参数

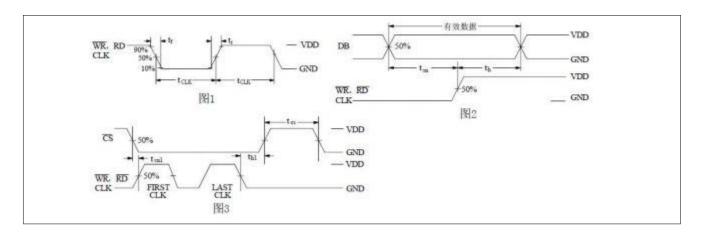
直流参数

符号 参 数	会 粉		测试条件	最小值	典型值	最大值	M P
	V _{DD}	条件	取小但	央全国	取入诅	单位	
V _{DD}	工作电压	(-)	-	2.7	-	5.2	V
30	+ 14: ch 32:	3V	无负载/LCD 开	-	80	210	μА
I _{DD1}	工作电流	5V	片内 RC 振荡器	-	135	415	μА
T	T the electric	3V	无负载/LCD 关	ises:	8	30	μА
I _{DD2}	工作电流	5V	片内 RC 振荡器	-	20	55	μА
T .	待机电流	3V	无负载	-	1	8	μА
I _{STB}	が見る	5V	关机模式	(+)	2	16	μА
**	AA) AC H VE	3V	DATA, WR,	0	-	0.6	V
V _{IL}	输入低电平	5V	CS, RD	0	=	1.0	V
77	经文字中型	3V	DATA, WR,	2.4	-	3.0	V
VIH	输入高电平	5V	CS, RD	4.0	-	5.0	V
T	BZ, BZ, IRQ	3V	V _{OL} =0.3V	0.9	1.8	124	mA
IoLi	BZ, BZ, IRQ	5V	VoL=0.5V	1.7	3.0	-	mA
т	pg	3V	V _{OH} =2.7V	-0.9	-1.8	175	mA
I _{OH1}	BZ, BZ	5V	V _{OH} =4.5V	-1.7	-3	-	mA
	DATA	3V	Vol=0.3V	200	450	-	μА
IoLi	DAIA	5V	Vol=0.5V	250	500	-	μА
	DATA	3V	V _{OH} =2.7V	-200	-450	-	μА
I _{OH1}	DATA	5V	V _{OH} =4.5V	-250	-500	=	μА
·	I CD COM 經過由海	3V	Vol=0.3V	15	40	-	μА
I _{OL2}	LCD COM 端灌电流	5V	Vol=0.5V	100	200	151	μА
,	I CD COM WITH I	3V	V _{OH} =2.7V	-15	-30	151	μА
I _{OH2}	LCD COM 端拉电流	5V	V _{OH} =4.5V	-45	-90	-	μА
T	LCD CEC 崇游中华	3V	Vol=0.3V	15	30	(+)	μА
I _{OL3}	LCD SEG 端灌电流	5V	Vol=0.5V	70	150	-	μА
T	LCD SEG 端拉电流	3V	V _{OH} =2.7V	-6	-13	-	μА
Іонз	LCD SEG 响红电视	5V	V _{OH} =4.5V	-20	-40	(=)	μА
D	上拉电阻	3V	DATA, WR,	100	200	300	kΩ
R _{PH}	TIVERN	5V	CS, RD	50	100	150	kΩ



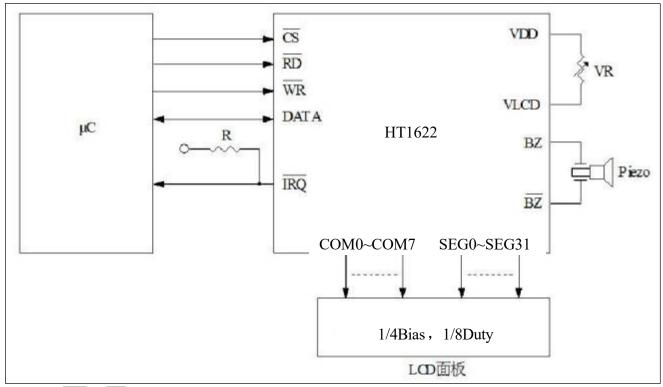
交流参数

符号 参数	45 Wr		测试条件	最小值	典型值	最大值	单位
	V_{DD}	条件	取小诅	典空诅	取入徂	甲位	
	E dentel	3V	U. d. no is went	22	32	40	kHz
fsysi	系统时钟	5V	片内 RC 振荡器	24	32	40	kHz
	系统时钟	3V	外部时钟	-	32	-	kHz
fsys2	永统时钟	5V	グトロかい] サヤ	-	32	-	kHz
	DI LCD 频率		片内 RC 振荡器	44	64	80	Hz
fLCDI	LCD WA	5V	月内KC 旅物商	48	64	80	Hz
	LCD 频率		3V		64	-	Hz
fLCD2	LCD频率	5 V	片内 RC 振荡器	(57)	64	728	Hz
tcom	LCD COM 端周期		n: COM 端数		n/f _{LCD}	-	5
	中午教程1144/115 地)	3V	HOSEL COOK	1000	100000	150	kHz
f _{CLK1}	串行数据时钟(WR端)		VR 端) 占空比 50% -		_	300	KHZ
r	串行数据时钟(RD端)		to 45 Miles to 1 August 1 Augu		123	75	kHz
f _{CLK2}	串行数据时钟(RD %)	5V	占空比 50%	-		150	KHZ
f _{TONE}	蜂鸣器输出频率	-	片内 RC 振荡器	100	2.0/4.0		kHz
t _{CS}	串行接口复位脉冲宽度(图3)	=	CS		250	=	ns
		3V	写模式	3.34			
• Specie	WR, RD 输入脉冲宽度	3 V	读模式	6.67		- 72	μs
tCLK	(图1)	5V	写模式	1.67			
	-	3.4	读模式	3.34	-	=======================================	
	串行数据时钟升/降时间(图1)	3V	_		120	_	-00
t _r , t _f	中有 双路叫针///神叫问(图 17	5V	1.75	0.000	120	280	ns
	串行数据到WR, RD 时钟的建	3V	_	_	120		ns
t _{su}	立时间(图2)	5V		2.75	120		ns
	串行数据到 WR, RD 时钟的保	3V		_	120	_	
th	持时间(图2)	5V			120		ns
	CS 到 WR, RD 时钟的建立时	3V		122	100	_	ns
t_{sul}	间(图3)	5V			100		iis
ħ.	CS 到 WR, RD 时钟的保持时	3V		_	100	_	ns
thl	间(图3)	5V			100		lis





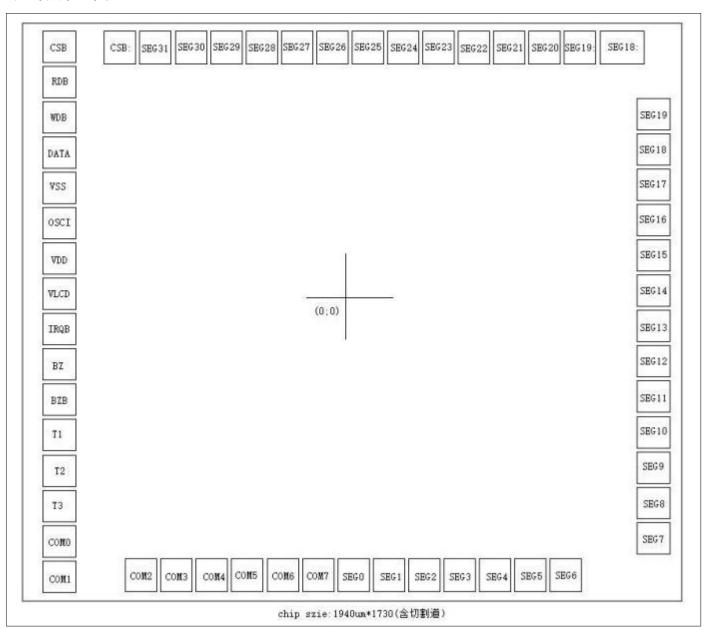
参考应用线路图



- 注: 1) IRQ 和 RD 引脚的连接视主控制器的要求而定。
 - 2) VLCD 引脚的电压必须小于等于 VDD。
 - 3)调整 VR 以适应 LCD 显示板。
 - 4)调节 R(外接上拉电阻)以适应用户的基准时钟。



压焊点示意图



芯片面积(不含划槽): _____1.860*1.650_ mm², 芯片衬底接: <u>VDD</u> PAD 尺寸: _____70*70_um²



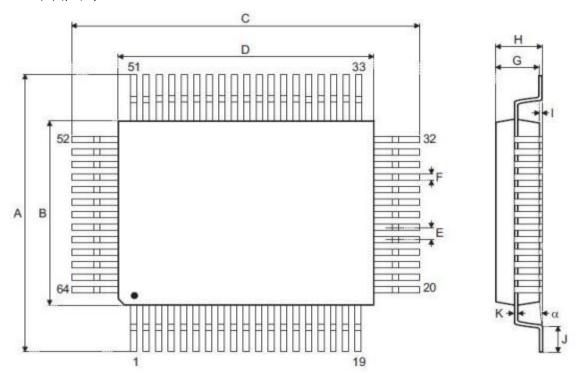
芯片压焊点坐标 芯片中心点坐标: _____(0,0)____(要求为 0,0) 单位: um

心点坐标:	(0,0)	(要求为(0,0)				<u>单位: um</u>
序号	名称	X 坐标	Y坐标	序号	名称	X 坐标	Y坐标
1	CSB:	-641	750	33	SEG9	854.4	-461.1
2	CSB	-822.8	750	34	SEG10	854.4	-361.1
3	RDB	-822.8	650	35	SEG11	854.4	-261.1
4	WDB	-822.8	550	36	SEG12	854.4	-161.1
5	DATA	-822.8	450	37	SEG13	854.4	-61.1
6	VSS	-822.8	350	38	SEG14	854.4	38.9
7	OSCI	-822.8	250	39	SEG15	854.4	138.9
8	VDD	-829.3	150	40	SEG16	854.4	238.9
9	VLCD	-822.8	50	41	SEG17	854.4	338.9
10	IRQB	-822.8	-50	42	SEG18	854.4	438.9
11	BZ	-822.8	-150	43	SEG19	854.4	538.9
12	BZB	-822.8	-250	44	SEG18:	779	750
13	T1	-822.8	-350	45	SEG19:	661	750
14	T2	-822.8	-450	46	SEG20	561	750
15	Т3	-822.8	-550	47	SEG21	461	750
16	COM4	-356.2	-750	48	SEG22	361	750
17	COM5	-256.2	-750	49	SEG23	261	750
18	COM6	-156.2	-750	50	SEG24	161	750
19	COM7	-56.2	-750	51	SEG25	61	750
20	SEGO	43.8	-750	52	SEG26	-39	750
21	SEG1	143.8	-750	53	SEG27	-139	750
22	SEG2	243.8	-750	54	SEG28	-239	750
23	SEG3	343.8	-750	55	SEG29	-339	750
24	SEG4	443.8	-750	56	SEG30	-439	750
25	SEG5	543.8	-750	57	SEG31	-539	750
26	SEG6	643.8	-750				
27	SEG7	854.4	-661.1				
28	SEG8	854.4	-561.1				
29	COM4	-356.2	-750				
30	COM5	-256.2	-750				
31	COM6	-156.2	-750				
32	COM7	-56.2	-750				



封装信息

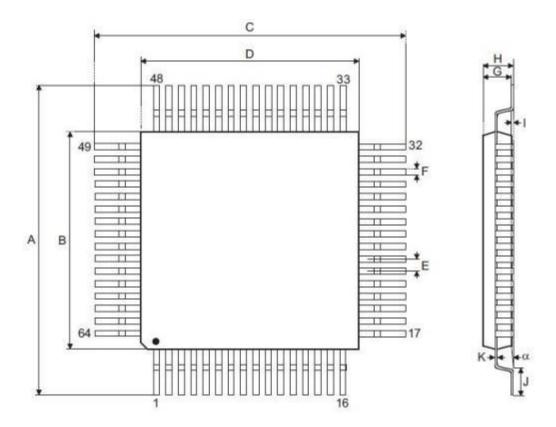
64QFP 封装尺寸



cymbol	Dimension in mm						
symbol	Min.	Nom.	Max.				
Α	17.6	17.9	18.2				
В	13.8	14	14.2				
С	23.49	23.89	24.29				
D	19.8	20	20.2				
E	0.92	1	1.08				
F	0.35	0.4	0.5				
G	2.55	2.65	2.75				
Н	_		3				
	0.05	(2_3)	_				
J	0.6	0.8	1				
K	0.05	0.15	0.25				
α	0°		8°				



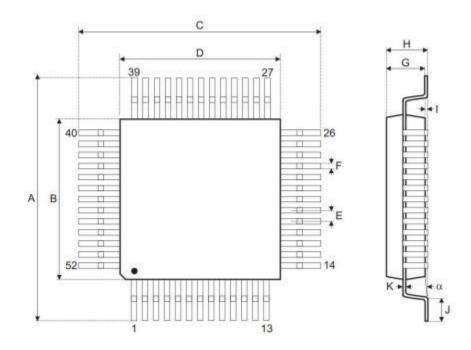
64LQFP 封装尺寸



Symbol		Dimensions in mm	
Symbol	Min.	Nom.	Max.
A	<u></u>	9.00 BSC	
В	-	7.00 BSC	-
С	-	9.00 BSC	-
D	_	7.00 BSC	_
E	_	0.40 BSC	
F	0.13	0.18	0.23
G	1.35	1.40	1.45
Н		_	1.60
1	0.05	_	0.15
J	0.45	0.60	0.75
K	0.09	_	0.20
α	0°	_	7°



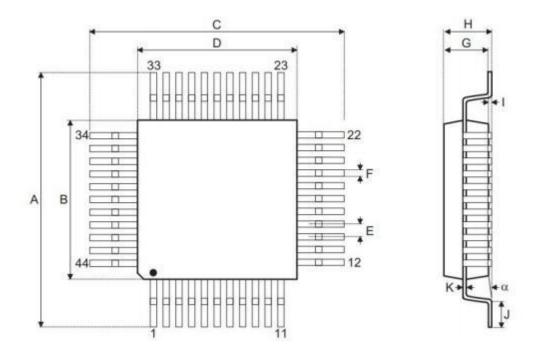
52LQFP 封装尺寸



Combat		Dimensions in mm	
Symbol	Min.	Nom.	Max.
Α	15.80	16.00	16.20
В	13.90	14.00	14.10
С	15.80	16.00	16.20
D	13.90	14.00	14.10
E	_	1.0 BSC	_
F	0.39	-	0.48
G	1.35	1.40	1.45
Н	_	_	1.60
1	0.05	_	0.20
J	0.45	_	0.75
K	0.13	_	0.18
α	0°	_	7°



44LQFP 封装尺寸



Symbol	Dimensions in mm		
	Min.	Nom.	Max.
Α	_	12.00 BSC	-
В		10.00 BSC	
С	-	12.00 BSC	-
D	-	10.00 BSC	-
E) =)	0.80 BSC	_
F	0.30	0.37	0.45
G	1.35	1.40	1.45
Н	-	-	1.60
1	0.05	_	0.15
J	0.45	0.60	0.75
K	0.09		0.20
α	0°	_	7°