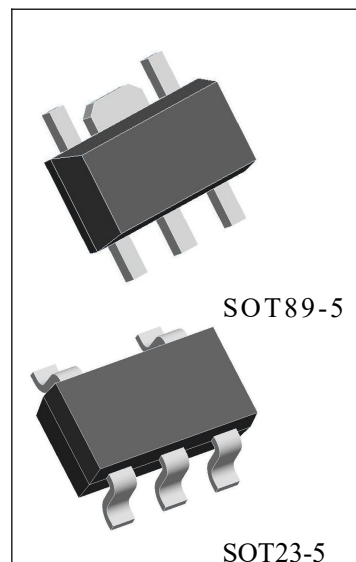


## PT4115-TD 40V/0.8A 高调光比 LED 恒流驱动器

### 概述:

PT4115-TD是一款连续电感电流导通模式的降压恒流源，用于驱动一颗或多颗串联LED。

PT4115-TD输入电压范围从8伏到40伏，输出电流可调，最大可达1.2安培。根据不同的输入电压和外部器件，PT4115-TD可以驱动高达数十瓦的LED。PT4115-TD内置功率开关，采用高端电流采样设置LED平均电流，并通过DIM引脚可以接受模拟调光和很宽范围的PWM调光。当DIM的电压低于0.3伏时，功率开关关断，PT4115-TD进入极低工作电流的待机状态。PT4115-TD采用SOT89-5、SOT23-5的封装形式封装。



### 主要特点:

- 极少的外部元器件
- 很宽的输入电压范围：从8V到40V
- 最大输出1.2A的电流
- 复用DIM引脚进行LED开关、模拟调光和PWM调光
- 5%的输出电流精度
- LED开路保护
- 高达97%的效率
- 输出可调的恒流控制方法

### 包装信息:

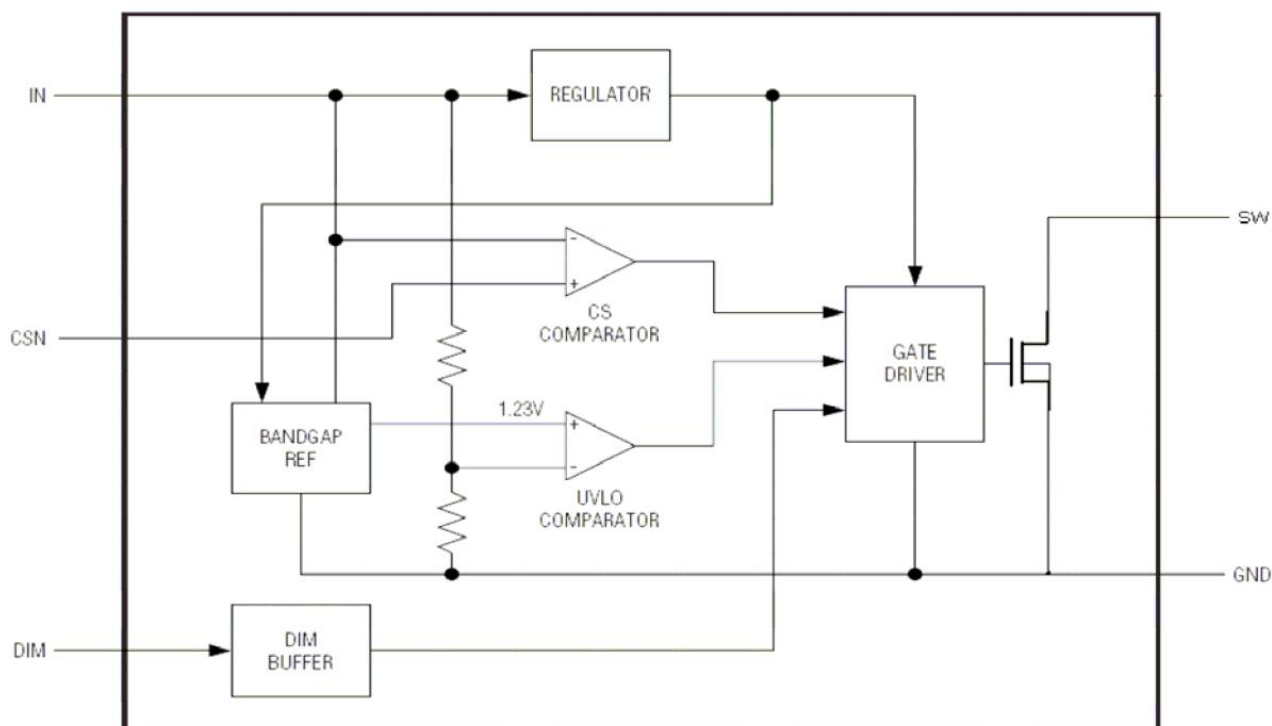
型号	封装形式	打印方式	包装方式
PT4115-TD	SOT89-5		1000 只/盘
PT4115-TD	SOT23-5		3000 只/盘

其中：PT4115-TD为产品名，

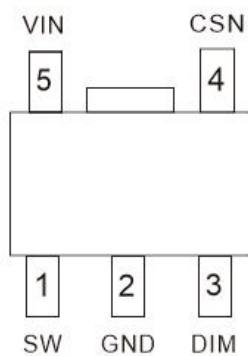
### 应用:

- 低压LED射灯代替卤素灯
- 车载LED灯
- LED备用灯
- LED信号灯

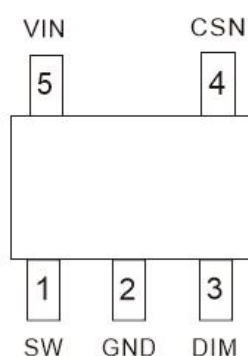
### 功能框图:



### 管脚排列图:



PT4115-TD(SOT89-5)



PT4115-TD(SOT23-5)

## 管脚描述:

管脚号	管脚名称	功能描述
1	SW	功率开关的漏端
2	GND	信号和功率地
3	DIM	开关使能, 模拟和 PWM 调光端
4	CSN	电流采样端, 采样电阻接在 CSN 和 VIN 端之间
5	VIN	电源输入端, 必须就近接旁路电容
—	Exposed PAD	散热端, 内部接地, 贴在 PCB 板上减小热阻

## 极限值: \*1

参数名称	符号	参数值	单位
电源电压	VIN	-0.3~+45	V
功率开关的漏端	SW	-0.3~+45	V
电流采样端 (相对 VIN)	CSN	+0.3~-6	V
开关使能、模拟和PWM调光端	DIM	-0.3~+6	V
功率开关输出电流	ISW	1.5	A
功耗 *2	PD <sub>MAX</sub>	1.5	W
热阻, SOT89-5 ( $\theta_{JA}$ )	P <sub>TR</sub>	45	°C/W
工作结温范围	T <sub>J</sub>	-40~+150	°C
储存温度范围	T <sub>STG</sub>	-55~+150	°C
人体模型, 100pF 电容通过 1.5kΩ电阻放电	ESD	2	kV

## 推荐工作范围:

参数名称	符号	参数值	单位
电源电压	VIN	8.0~40	W
工作温度	Topr	-40~+85	W

注1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

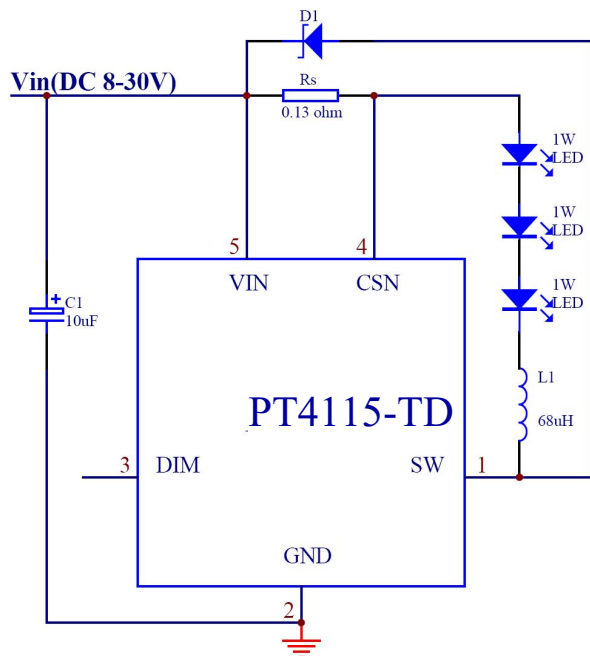
注2: 温度升高最大功耗一定会减小, 这也是由 $T_{JMAX}$ ,  $\theta_{JA}$ , 和环境温度 $T_A$ 所决定的。

最大允许功耗为 $P_{DMAX} = (T_{JMAX} - T_A) / \theta_{JA}$ 或是极限范围给出的数字中比较低的那个值。

电特性: (若无其它规定 Ta=25℃, VIN=12V)

参数名称	符号	测试条件	规范值			单位
			最小	典型	最大	
输入电压	VIN		8.0		40.0	V
欠压保护	VUVLO	VIN 下降		6.8		V
欠压保护迟滞	VUVLO_HYS	VIN 上升		500		mV
最大工作频率	FSW				1.0	MHz
<b>电流采样</b>						
平均采样电压	VCSN	VIN-VCSN	95	100	105	mV
采样电压迟滞	VCSN-HYS			±15		%
CSN 管脚输入电流	ICSN	VIN-VCSN=50mV		8.0		μA
<b>关断电流</b>						
关断电流	IOFF	V <sub>DIM</sub> < 0.3V		60		μA
<b>DIM 输入</b>						
内部电路工作电压	V <sub>DIM</sub>	DIM 悬空		5		V
DIM 输入高电平	V <sub>DIM-H</sub>		2.5			V
DIM 输入低电平	V <sub>DIM-L</sub>				0.3	V
模拟调光电压范围	V <sub>DIM-DC</sub>		0.5		2.5	V
最大 PWM 调光频率	f <sub>DIM</sub>	fosc=500kHz			50	kHz
低频 PWM 调光占空比范围	DPWM-LF	f <sub>DIM</sub> =100Hz	0.02%		1	
低频 PWM 调光比				5000:1		
高频 PWM 调光占空比范围	DPWM-HF	f <sub>DIM</sub> =20Hz	4%		1	
高频 PWM 调光比				25:1		
DIM 对内部工作电压上拉电阻	R <sub>DIM</sub>			1.2		MΩ
DIM 接地漏电流	IDIM-L	V <sub>DIM</sub> =0V		4.2		μA
<b>功率开关</b>						
SW 导通电阻	R <sub>SW</sub>	VIN=24V VIN=12V		0.4 0.6		Ω
SW 连续电流	ISW-mean				1.2	A
SW 漏电流	I <sub>LEAK</sub>			0.5	5	μA
<b>过热保护</b>						
过热保护温度	T <sub>SD</sub>			160		℃
过热保护迟滞	T <sub>SD-HYS</sub>			20		℃

## 典型应用图:



## 应用概述:

PT4115-TD是由电感L1、电流采样电阻RS构成的自振荡连续模式降压转换器。

当VIN上电时，L1和RS上的初始电流为零，此时无电流流过电流采样电路，LED输出电流也为零。CS比较器的输出为高，内部功率开关导通，SW的电位为低。因此将会有电流从VIN通过Rs、L1、LED流到地，电流上升的斜率由VIN、L1和LED压降决定，在Rs上产生一个压差 $V_{CSN}$ ，当 $(V_{IN}-V_{CSN}) > 115mV$ 时，CS比较器的输出为低，内部功率开关关断，电流以另一个斜率流过L1、Rs、LED和D1，当 $(V_{IN}-V_{CSN}) < 85mV$ 时，

功率开关重新打开，这样使得在LED上的平均电流为：
$$\left( \frac{85+115}{2} mV \right) / R_s = 100mV / R_s$$

高端电流采样结构使得外部元器件数量很少，采用1%精度的采样电阻，LED输出电流控制在 $\pm 5\%$ 的精度。PT4115-TD可以在DIM管脚加PWM信号进行调光，DIM管脚电压低于0.3V关断LED电流，高于2.5V全部打开LED电流，PWM调光的频率范围从100Hz到20KHz以上。当高电平在0.5V到2.5V之间，也可以调光。DIM管脚也可以通过外加直流电压(VDIM)调小LED电流（模拟调光），最大LED电流由采样电阻Rs决定。直流电压(VDIM)的有效的调光范围是0.5V到2.5V。当直流电压(VDIM)高于2.5V，输出LED电流保持恒定，并由 $(0.1/R_s)$ 设定。LED电流还可以通过DIM到地之间接一个电阻进行调节，内部有一个上拉电阻（典型1.2兆欧姆）接在内部稳压电压5V上，DIM管脚的电压由内部和外部的电阻分压决定。

DIM管脚在正常工作时可以浮空。当加在DIM上的电压低于0.3V时，内部功率开关关断，LED电流也

降为零。关断期间，内部稳压电路保持待机工作，静态电流仅为60uA。

此外，为了保证可靠性，PT4115-TD内部包含过热保护功能（TSD），封装含有散热PAD。过热保护功能在芯片过热（160°C）时保护芯片和系统，外部的散热PAD增强了芯片功耗，因此PT4115-TD能够安全地输出较大电流。PT4115-TD还可以通过DIM管脚外接热敏电阻（NTC）到LED附近，检测温度动态调节LED电流保护LED。

### 应用说明：

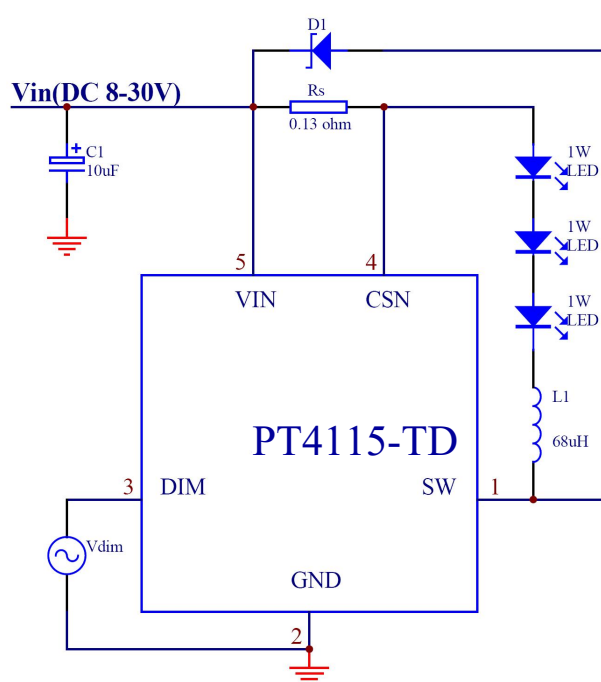
#### 1. 通过外部电流采样电阻RS设定LED平均电流

LED的平均电流由连接在VIN和CSN两端的电阻Rs决定： $I_{out}=0.1/R_s$  ( $R_s \geq 0.082\Omega$ )

上述等式成立的前提是DIM端浮空或外加DIM端电压高于2.5V（且必须低于5V）。实际上，Rs是设定了LED的最大输出电流，通过DIM端，LED实际输出电流能够调小到任意值。

#### 2. 通过直流电压实现模拟调光

DIM端可以外加一个直流电压( $V_{DIM}$ )调小LED输出电流，最大LED输出电流由（ $0.1/R_s$ ）设定，如图所示：



LED平均输出电流计算公式：

$$I_{OUT} = \frac{0.1 \times V_{DIM}}{2.5 \times R_s} \quad (0.5V \leq V_{DIM} \leq 2.5V)$$

$V_{DIM}$ 在( $2.5V \leq V_{DIM} \leq 5V$ )范围内LED保持100%电流等于 $I_{out}=0.1/R_s$

#### 3. 通过PWM信号实现调光

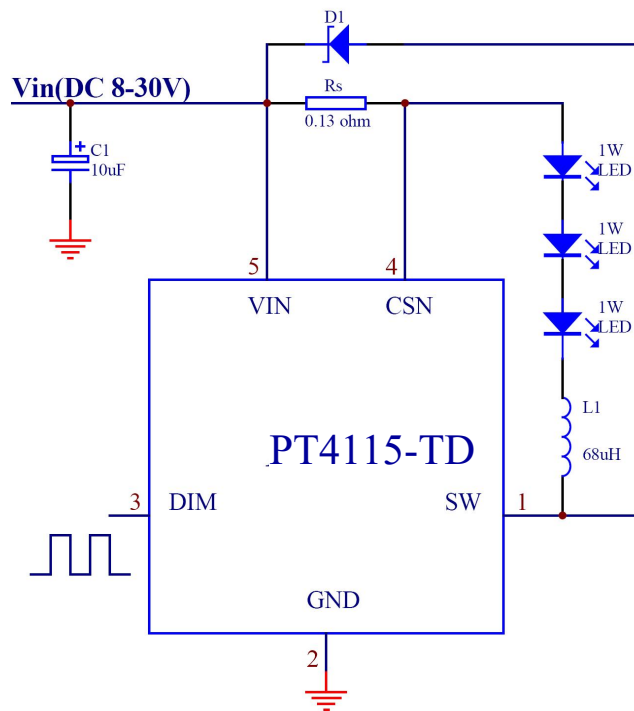
LED的最大平均电流由连接在VIN和CSN两端的电阻Rs决定，通过在DIM管脚加入可变占空比的PWM信号

可以调小输出电流以实现调光，计算方法如下所示： $I_{out} = (0.1 \times D) / R_s$  ( $0 \leq D \leq 100\%$ ,  $2.5V < V_{pulse} < 5V$ )

$$I_{OUT} = \frac{V_{pulse} \times 0.1 \times D}{2.5 \times R_s}$$

如果高电平小于2.5V，则

$$(0 \leq D \leq 100\%, 0.5V < V_{pulse} < 2.5V)$$



通过PWM调光，LED的输出电流可以从0%到100%变化。LED的亮度是由PWM信号的占空比决定的。例如PWM信号25%占空比，LED的平均电流为 $(0.1/R_s)$ 的25%。建议设置PWM调光频率在100Hz以上，以避免人的眼睛可以看到LED的闪烁。PWM调光比模拟调光的优势在于不改变LED的色度。

PT4115-TD调光频率最高可超过

20kHz. 4. 关断模式

通过在DIM端接入0.3V以下的电压，实现系统关断，通常情况下，系统的静态电流保持在60μA以下。

5. 软启动模式

通过在DIM接入一个外部电容，使得启动时DIM端电压缓慢上升，这样LED的电流也缓慢上升，从而实现软启动。通常情况下，软启动时间和外接电容的关系大约为0.8ms/nF。

6. LED开路保护

PT4115-TD具有输出开路保护功能，负载一旦开路，芯片将被设置于安全的低功耗模式，需要重新上电后才能进入正常工作模式。

7. 旁路电容

在电源输入端必须就近接一个低等效串联电阻（ESR）的旁路电容，ESR越大，效率损失会变大。该

旁路电容要能承受较大的峰值电流，并能使电源的输入电流平均，减小对输入电源的冲击。直流输入时，该旁路电容的最小值为4.7 $\mu$ F，在交流输入或低电压输入，旁路电容需要100 $\mu$ F的钽电容或类似电容。该旁路电容尽可能靠近芯片的输入管脚。

为了保证在不同温度和工作电压下的稳定性，建议使用X5R/X7R的电容。

#### 8. 选取电感

PT4115-TD推荐使用的电感参数范围为27 $\mu$ H—100 $\mu$ H。电感的饱和电流必须要比输出电流高30%到50%。LED输出电流越小，建议采用的电感值越大。在电流能力满足要求的前提下，希望电感取得大一些，这样恒流的效果会更好一些。电感器在布板时请尽量靠近VIN和SW，以避免寄生电阻所造成的效率损失。下表给出电感选择建议：

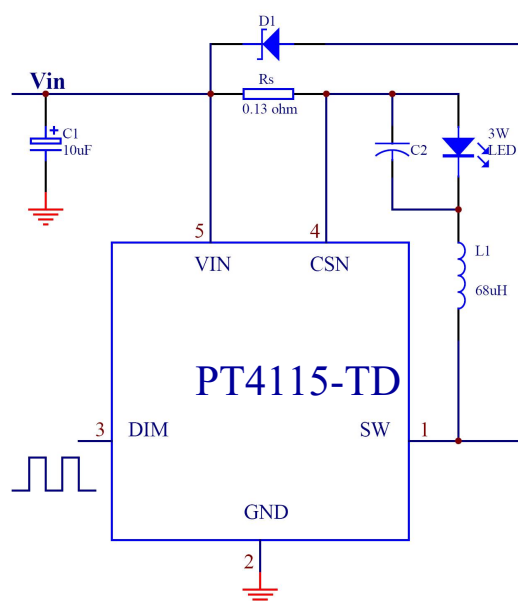
输出电流	电感值	饱和电流
$I_{out} > 1A$	27-33 $\mu$ H	大于输出电流 1.3-1.5倍
$0.8A < I_{out} \leq 1A$	33-47 $\mu$ H	
$0.4A < I_{out} \leq 0.8A$	47-68 $\mu$ H	
$I_{out} \leq 0.4A$	68-100 $\mu$ H	

#### 9. 选取二极管

为了保证最大的效率以及性能，二极管（D）应选择快速恢复、低正向压降、低寄生电容、低漏电的肖特基二极管，电流能力以及耐压视具体的应用而定，但应保持30%的余量，有助于稳定可靠的工作。另外值得注意的一点是应考虑温度高于85 $^{\circ}$ C时肖特基的反向漏电流。过高的漏电会导致增加系统的功率耗散。AC12V整流二极管（D）一定要选用低压降的肖特基二极管，以降低自身功率耗散。

#### 10. 降低输出纹波

如果需要减少输出电流纹波，一个最有效的方法即在LED的两端并联一个电容C2，如图所示：





1 $\mu$ F的电容可以使输出纹波减少大约1/3。适当的增大输出电容可以抑制更多的纹波。需要注意的是输出电容不会影响系统的工作频率和效率，但是会影响系统启动延时以及调光频率。

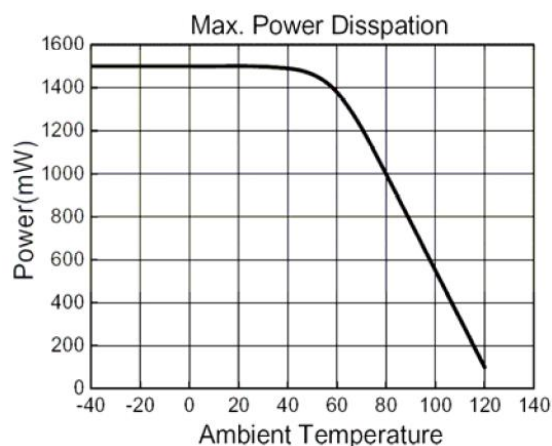
#### 11. 低输入电压下工作注意事项

系统在输入电压低于 $V_{UVLO}$ 时IC内部的功率开关管处于关断状态，直到输入电压高于 $(V_{UVLO} + 500mV)$ 系统才会正常启动。但是有一种特殊情况即输入电压虽然高于 $(V_{UVLO} + 500mV)$ ，但是过于接近输出电压，会导致系统长时间工作在高占空比的状态，特别是低输入电压（比如小于10V），功率耗散也会增大。长时间工作的情况下，有可能导致IC过热保护（过热保护详见后续说明）。在实际应用中，适当的保持输入输出电压的压差是非常必要的。在工作状态下，输入电压降至 $V_{UVLO}$ 以下时，内部开关管会关闭，系统停止输出。

需要注意的是输入电压过低通常会导致较多的功率耗散，因而会降低整个系统的效率。

#### 12. 散热注意事项

当系统工作的环境温度较高时，以及驱动大电流负载时，必须要注意避免系统达到功率极限。下图列出了PT4115-TD额定功率与温度的对应关系。在实际应用中，要求IC每大约需要1oz敷铜的电流密度以有利于散热。PCB铜箔与PT4115-TD的散热PAD和GND的接触面积面积要尽可能大，有利于散热。



#### 13. IC过热保护(TSD)

PT4115-TD内部设置了过温保护功能（TSD），以保证系统稳定可靠的工作。当IC芯片温度超出160°C，IC即会进入TSD保护状态并停止电流输出，而当温度低于140°C时，IC即会重新恢复至工作状态。

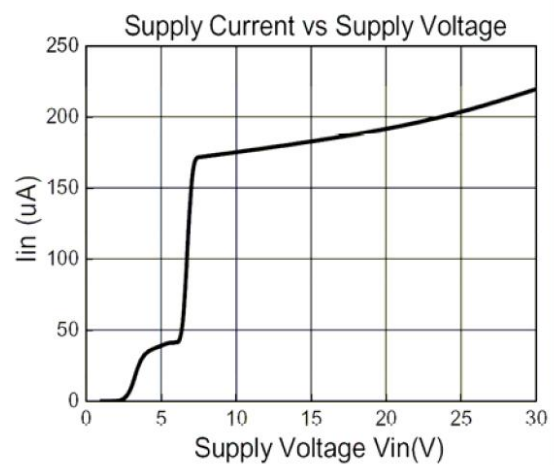
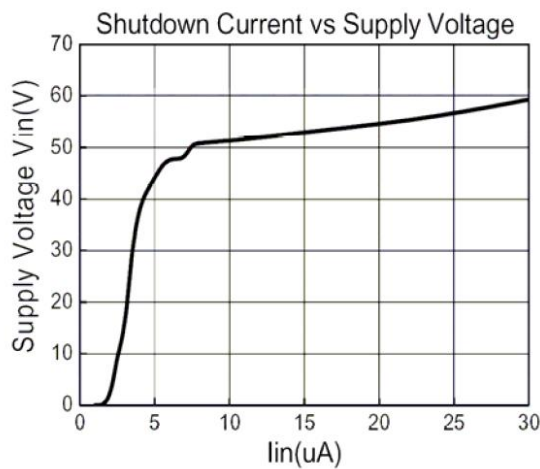
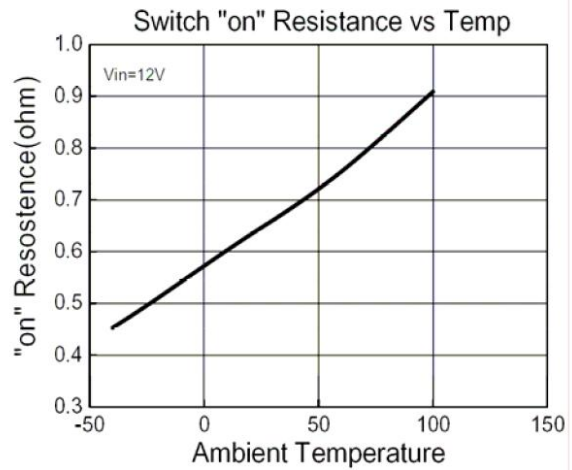
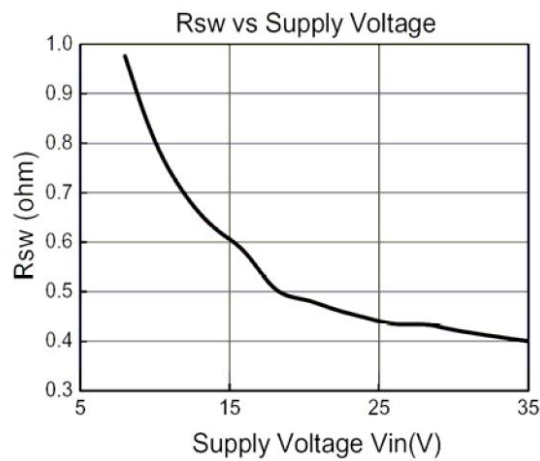
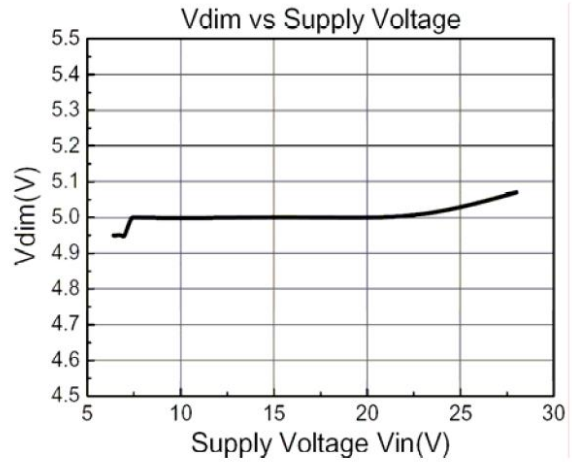
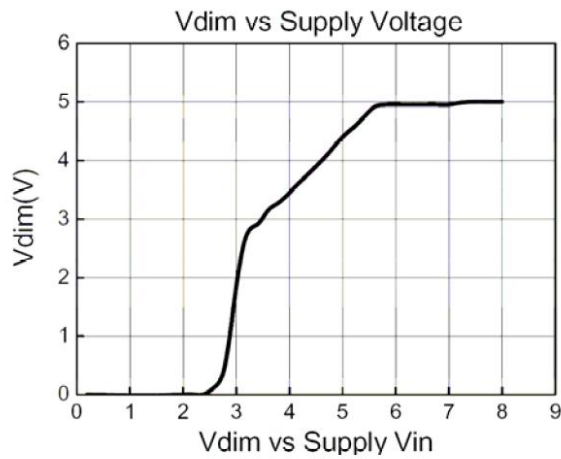
#### 14. PCB布板的注意事项

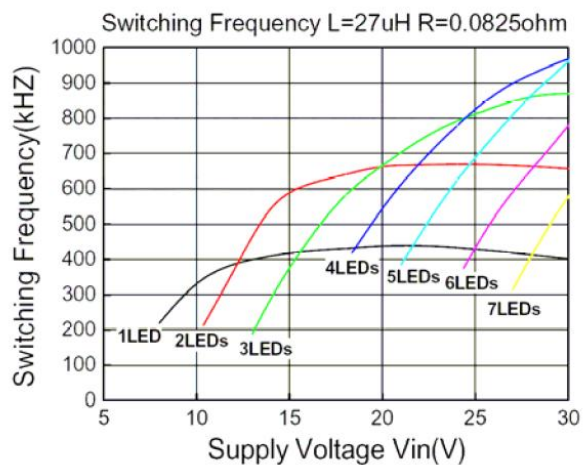
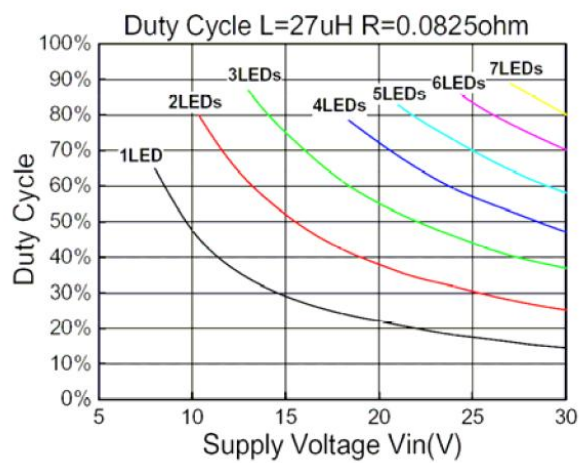
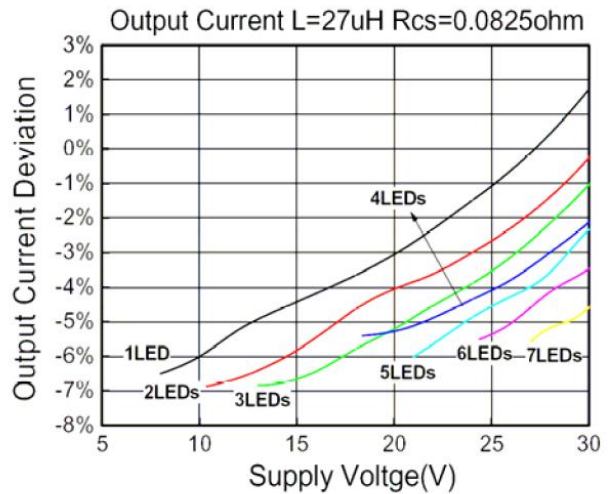
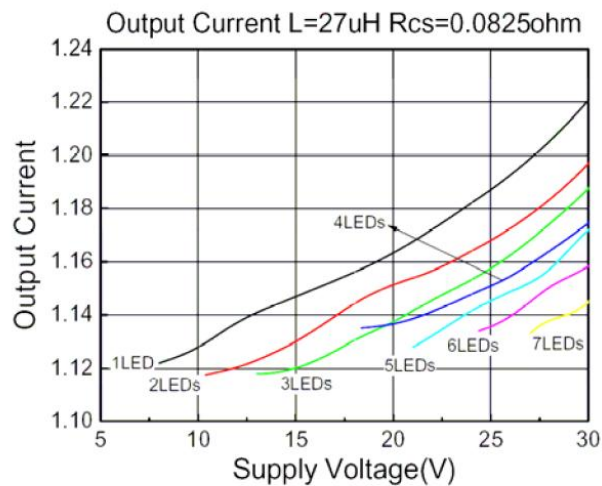
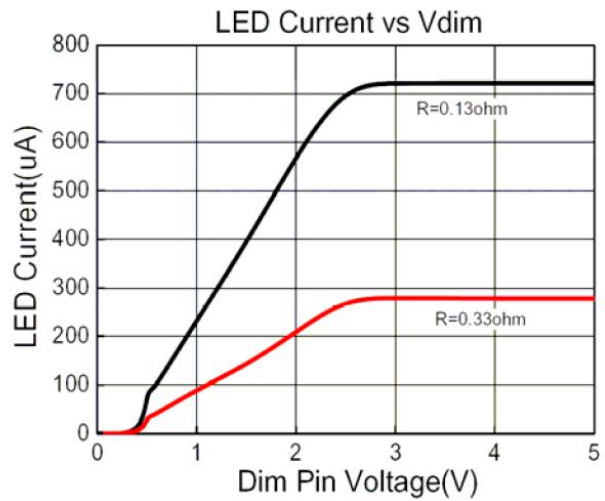
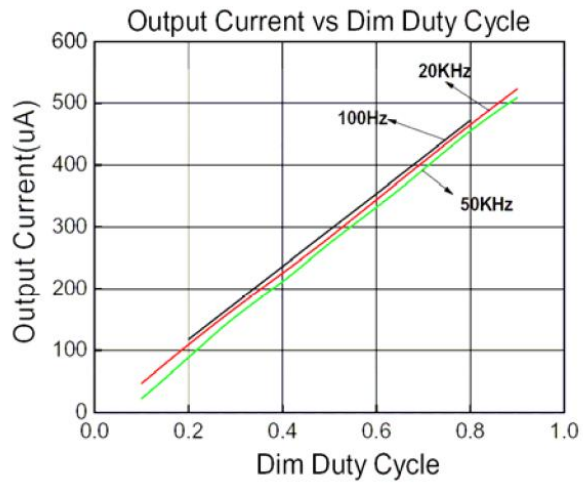
合理的PCB布局对于最大程度保证系统稳定性以及低噪声来说很重要。使用多层PCB板是避免噪声干扰的一种很有效的办法。为了有效减小电流回路的噪声，输入旁路电容应当另行接地。PCB铜箔与PT4115-TD的散热PAD和GND的接触面积面积要尽可能大，以利散热。

SW端处在快速开关的节点，所以PCB走线应当尽可能的短，另外芯片的GND端应保持尽量良好的接地。

布板中要注意的电感应当距离相应管脚尽可能的近一些，否则会影响整个系统的效率。另外一个需要注意的事项是尽量减小Rs两端走线引起的寄生电阻，以保证采样电流的准确。

特性曲线:

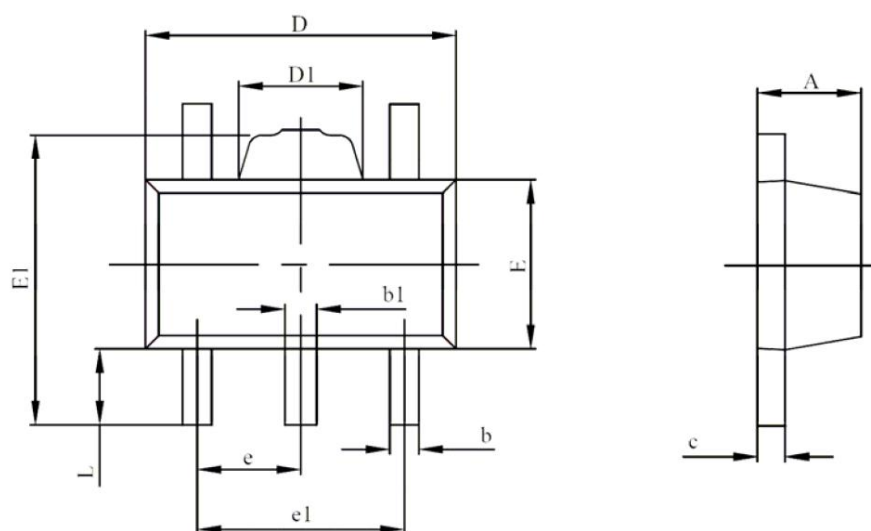




封装外形图:

SOT89-5

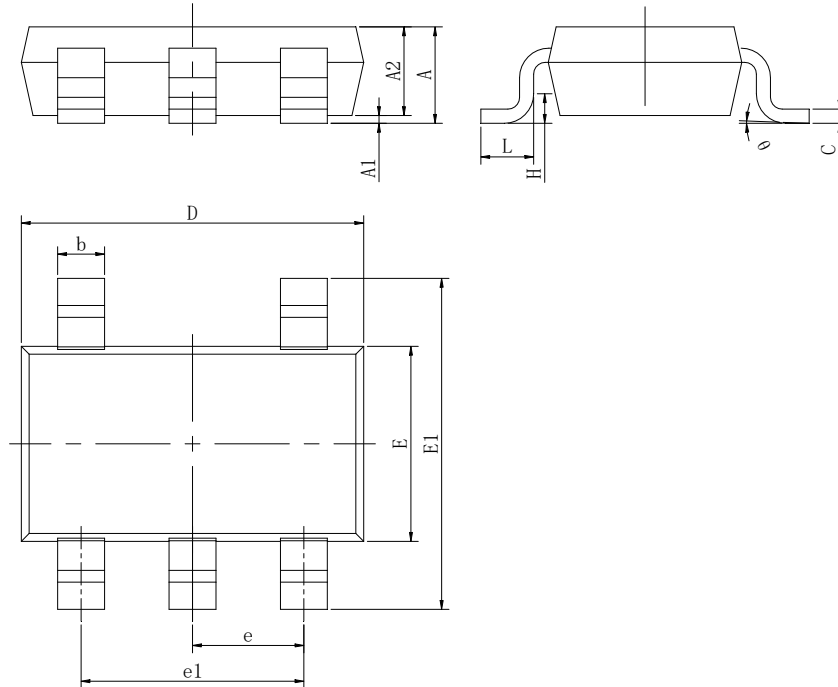
Unit: mm



SYMBOL	MILLIMETERS		INCHES	
	MIN	MAX	MIN	MAX
A	1.400	1.600	0.055	0.063
b	0.320	0.520	0.013	0.020
b1	0.360	0.560	0.014	0.022
c	0.350	0.440	0.014	0.017
D	4.400	4.600	0.173	0.181
D1	1.400	1.800	0.055	0.071
E	2.300	2.600	0.091	0.102
E1	3.940	4.250	0.155	0.167
e	1.500 TYP.		0.060 TYP.	
e1	2.900	3.100	0.114	0.122
L	0.900	1.100	0.035	0.043

SOT23-5

Unit: mm



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	0.700	0.900	0.028	0.035
A1	0.000	0.100	0.000	0.004
A2	0.700	0.800	0.028	0.031
b	0.350	0.500	0.014	0.020
c	0.080	0.200	0.003	0.008
D	2.820	3.020	0.111	0.119
E	1.600	1.700	0.063	0.067
E1	2.650	2.950	0.104	0.116
e	0.95 (BSC)		0.037(BSC)	
e1	1.90 (BSC)		0.075(BSC)	
L	0.300	0.600	0.012	0.024
θ	0°	8°	0°	8°